

**МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ**  
**Львівський національний університет імені Івана Франка**  
**Факультет електроніки та комп'ютерних технологій**  
**Кафедра радіофізики та комп'ютерних технологій**


**Затверджено**

На засіданні кафедри радіофізики та  
комп'ютерних технологій  
факультету електроніки та комп'ютерних  
технологій

Львівського національного університету  
імені Івана Франка

(протокол № 15/23 від 29.02 . 2023 р.)

Завідувач кафедри:



Іван КАРБОВНИК

**Силабус з навчальної дисципліни**  
**“Мікропроцесорна техніка”,**  
**що викладається в межах ОПП “Комп'ютерні науки”**  
**першого (бакалаврського) рівня вищої освіти для здобувачів з**  
**спеціальності 122 – Комп'ютерні науки**

Львів 2023 р.

<b>Назва дисципліни</b>	Мікропроцесорна техніка
<b>Адреса викладання дисципліни</b>	м. Львів, вул. ген. Тарнавського, 107
<b>Факультет та кафедра, за якою закріплена дисципліна</b>	Факультет електроніки та комп'ютерних технологій, кафедра радіофізики та комп'ютерних технологій
<b>Галузь знань, шифр та назва спеціальності</b>	12 Інформаційні системи, 122 Комп'ютерні науки
<b>Викладачі дисципліни</b>	Благітко Богдан Ярославович, канд. техн. наук, доцент, доцент
<b>Контактна інформація викладачів</b>	blagitko@gmail.com, <a href="https://electronics.lnu.edu.ua/employee/blagitko-b-y">https://electronics.lnu.edu.ua/employee/blagitko-b-y</a>
<b>Консультації з питань навчання по дисципліні відбуваються</b>	Консультації в день проведення лекційних занять (за попередньою домовленістю). Також можливі он-лайн консультації через MS Teams. Для погодження часу он-лайн консультацій слід писати на електронну пошту викладача.
<b>Сторінка дисципліни</b>	<a href="https://teams.microsoft.com/l/team/19%3AS_u dy3BpzLmBdoc1Pnv-SgPFsJRTqIeuDTbgYc9bR9w1%40thread.tacv2/conversations?groupId=ba965267-9dbd-47e1-a955-61ac08b82d72&amp;tenantId=70a28522-969b-451f-bdb2-abfea3aaa5bf">https://teams.microsoft.com/l/team/19%3AS_u dy3BpzLmBdoc1Pnv-SgPFsJRTqIeuDTbgYc9bR9w1%40thread.tacv2/conversations?groupId=ba965267-9dbd-47e1-a955-61ac08b82d72&amp;tenantId=70a28522-969b-451f-bdb2-abfea3aaa5bf</a>
<b>Інформація про дисципліну</b>	Дисципліна "Мікропроцесорна техніка" є нормативною дисципліною освітньої програми "Комп'ютерні науки" зі спеціальності 122 "Комп'ютерні науки", яка викладається в 5-му семестрі в обсязі 4,5 кредити (за Європейською Кредитно-Трансферною Системою ECTS).
<b>Коротка анотація дисципліни</b>	Навчальну дисципліну розроблено таким чином, щоб надати студентам необхідні знання для реалізації типових мікропроцесорних систем (апаратної і програмної складових) з використанням мікроконтролерів PSoC 3, PSoC 5. Тому у дисципліні представлені як огляд архітектури процесорних ядер ARM Cortex, архітектури мікроконтролерів PSoC 3 та PSoC 5, технології CapSense, портів вводу/ виводу (GPIO), так і середовища розробки проектів IDE PSoC Creator 4.4 для мікроконтролерів PSoC 3 та PSoC 5. Вивчаються алгоритми вимірювання температури з використанням термісторів, вивід текстової і графічної інформації на LCD дисплей стенду PSoC 3/5 Pioneer Kit фірми Cypress, генерація сигналів довільної форми з використанням ЦАП та контролера DMA мікроконтролерів PSoC 3 та PSoC 5, вимірювання аналогових сигналів з допомогою АЦП мікроконтролера PSoC 3 та PSoC 5. Основну увагу приділяється вивченню особливостей практичного застосування отриманих знань з прийому/передачі даних і закріплюється шляхом розробки проектів систем мікроконтролер - сенсор – актюатор.
<b>Мета та цілі дисципліни</b>	Метою вивчення нормативної дисципліни "Мікропроцесорна техніка" є формування у студентів фундаментальних знань в області апаратного і програмного забезпечення сучасних мікроконтролерів, розробки проектів з використанням мікроконтролерів PSoC 3 та PSoC 5 та середовища розробки PSoC Creator 4.4, вимірюванні фізичних величин з допомогою сучасних сенсорів, та розробці проектів мікропроцесорних систем типу мікроконтролер - сенсор – актюатор.
<b>Література для вивчення дисципліни</b>	Основна література: 1. Мікропроцесорна техніка: Підручник / Ю. І. Якименко, Т. О. Терещенко, В. Я. Жуйков, Ю. С. Петергеря ; Національний технічний університет України "Київський політехнічний інститут імені Ігоря Сікорського". 2-ге вид., перероблене та доповнене, Київ : Політехніка ; Кондор 2018. 439 с.

	<p>2. Мікропроцесорна техніка: Підручник / Жуйков Ю.С., Терещенко Т.О., Ямненко Ю. С. ; за ред. Т.О. Терещенко. – 3-є вид. переробл. та допов. – Київ : НТУУ "КПІ" 2015. 440 с.</p> <p>3. В. Ю. Вінник. Алгоритмічні мови та основи програмування: мова С. Навчальний посібник. – Житомир: ЖДТУ, 2007. 328 ст.</p> <p>4. PSoC® 3 MCU, PSoC 5. Architecture Technical Reference Manual (TRM). [Електронний ресурс] Режим доступу: <a href="https://www.cypress.com/file/399201/download">https://www.cypress.com/file/399201/download</a>.</p> <p>5. PSoC® 3 MCU: PSoC 5. Datasheet. Programmable System-on-Chip (PSoC®). [Електронний ресурс] Режим доступу: <a href="https://www.cypress.com/file/385916/download">https://www.cypress.com/file/385916/download</a>.</p> <p>6. AN218241. PSoC 5 MCU. Hardware Design Considerations. [Електронний ресурс] Режим доступу: <a href="https://www.cypress.com/file/385701/download">https://www.cypress.com/file/385701/download</a>.</p> <p>7. AN85951. PSoC® 3 and PSoC 5 MCU CapSense® Design Guide. [Електронний ресурс] Режим доступу: <a href="https://www.cypress.com/file/46081/download">https://www.cypress.com/file/46081/download</a>.</p> <p>8. PSoC 5 Capacitive Sensing (CapSense®) 2.0. [Електронний ресурс] Режим доступу: <a href="https://www.cypress.com/file/397251/download">https://www.cypress.com/file/397251/download</a>.</p> <p>9. PSoC Creator User Guides. [Електронний ресурс] Режим доступу: <a href="https://www.cypress.com/file/137441/download">https://www.cypress.com/file/137441/download</a>.</p> <p style="text-align: center;">Додаткова література:</p> <p>10. AN64846. Getting Started with CapSense®. [Електронний ресурс] Режим доступу: <a href="https://www.cypress.com/file/41076/download">https://www.cypress.com/file/41076/download</a>.</p> <p>11. Edward H. Currie, David Van Ess, PSoC 3/5 Reference Book. – 534 p. [Електронний ресурс] Режим доступу: <a href="http://web.mit.edu/6.115/www/document/psoc_book.pdf">http://web.mit.edu/6.115/www/document/psoc_book.pdf</a>.</p> <p>12. PSoC® Creator™. PSoC 3/PSoC 5LP System Reference Guide. – 115 p. [Електронний ресурс] Режим доступу: <a href="https://www.cypress.com/file/185821/download">https://www.cypress.com/file/185821/download</a></p>
<p><b>Обсяг курсу</b></p>	<p>64 години аудиторних занять. З них 32 години лекцій, 32 години лабораторних робіт та 71 годин самостійної роботи.</p>
<p><b>Очікувані результати навчання</b></p>	<p>Після завершення цього курсу студент буде:</p> <ul style="list-style-type: none"> <li>- <b>Знати</b> структуру, функціональне призначення, принципи побудови та логіку роботи мікроконтролерів; сучасну елементну базу для проектування мікропроцесорних систем; мови програмування та програмне забезпечення, що використовується при проектуванні мікроконтролерів; принципи роботи в середовищі розробки PSoC Creator 4.4, апаратну і програмну частини мікроконтролерів PSoC 3 та PSoC 5; основні інтерфейси передачі даних (USB); методи вимірювання фізичних величин з допомогою сучасних сенсорів та управління актюаторами.</li> <li>- <b>Вміти</b> читати структурні та принципові схеми мікропроцесорних пристроїв на основі мікроконтролерів; використовувати середовище розробки PSoC Creator 4.4 для проектування мікроконтролерних систем; реалізовувати ввід, обробку та вивід інформації в мікропроцесорних системах в різних режимах їх роботи; проектувати та тестувати програмне забезпечення мікропроцесорних пристроїв; описувати системні вимоги до електронних систем, реалізованих на основі мікроконтролерів; розробляти алгоритми вимірювань та реалізувати їх мовами високого рівня для мікропроцесорних систем; володіти сучасними методами аналізу об'єктів проектування, приймати оптимальні</li> </ul>

	<p>рішення щодо вибору структури мікропроцесорних системи за допомогою стандартних засобів мови програмування C.</p> <p>Після вивчення даного курсу «Мікропроцесорна техніка» здобувачі набудуть таких Загальних (ЗК), Спеціальних/Фахових (СК) компетентностей та Програмних результатів навчання (ПР):</p> <p>ЗК2. Здатність застосовувати знання у практичних ситуаціях.</p> <p>ЗК3. Знання та розуміння предметної області та розуміння професійної діяльності.</p> <p>ПР 9. Розробляти програмні моделі предметних середовищ, вибирати парадигму програмування з позицій зручності та якості застосування для реалізації методів та алгоритмів розв'язання задач в галузі комп'ютерних наук.</p> <p>ПР 13. Володіти мовами системного програмування та методами розробки програм, що взаємодіють з компонентами комп'ютерних систем, знати мережні технології, архітектури комп'ютерних мереж, мати практичні навички технології адміністрування комп'ютерних мереж та їх програмного забезпечення.</p> <p>ПР 14. Володіти мовами системного програмування та методами розробки програм, що взаємодіють з компонентами комп'ютерних систем, знати мережні технології, архітектури комп'ютерних мереж, мати практичні навички технології адміністрування комп'ютерних мереж та їх програмного забезпечення.</p>
<b>Ключові слова</b>	Мікропроцесори, проектування мікроконтролерів PSoC 3 та PSoC 5, технологія CapSense, процесорні ядра ARM Cortex, середовище розробки IDE PSoC Creator 4.4.
<b>Формат курсу</b>	Очний
	Проведення лекцій, лабораторних робіт та консультації для кращого розуміння тем.
<b>Теми</b>	Див. <b>СХЕМА КУРСУ</b>
<b>Підсумковий контроль, форма</b>	Іспит у кінці семестру.
<b>Пререквізити</b>	Для вивчення курсу студенти потребують базових знань з дисциплін "Вища математика", "Дискретна математика", "Алгоритми і структури даних", "Алгоритмізація та програмування", "Об'єктно - орієнтоване програмування", "Фізичні основи електроніки", "Електротехніка та електроніка", "Комп'ютерна електроніка та цифрова схемотехніка".
<b>Навчальні методи та техніки, які будуть використовуватися під час викладання курсу</b>	Інформаційні методи (лекції, презентації, лабораторні роботи, написання рефератів, виконання індивідуальних завдань, робота у групі, командна робота, обговорення, консультації для поглибленого розуміння тем, бесіда, ілюстрація, демонстрація), дедуктивні методи на основі узагальнень, евристичні методи (проблемна лекція), інтерактивні методи (дискусія).
<b>Необхідне обладнання</b>	<p>Для проведення лекційних занять:</p> <ul style="list-style-type: none"> <li>• монітор TFT 23";</li> <li>• системний блок (процесор Intel i5-6500, 8GB оперативної пам'яті, HDD 256GB) ;</li> <li>• мультимедійне обладнання (проектор, проекційний екран, дошка настінна, звуковий підсилювач та аудіосистема);</li> <li>• комутатор мережевий для доступу до мережі Internet.</li> </ul> <p>Для проведення лабораторних занять:</p> <ul style="list-style-type: none"> <li>• комп'ютерна лабораторія з 12-14 робочими місцями;</li> <li>• монітори TFT 23";</li> </ul>

	<ul style="list-style-type: none"> <li>• системні блоки (процесор Intel i5-6500, 8GB оперативної пам'яті, HDD 256GB);</li> <li>• мультимедійне обладнання (проектор, проекційний екран, дошка настінна, звуковий підсилювач та аудіосистема);</li> <li>• комутатор мережевий для доступу до мережі Internet;</li> <li>• платформа Moodle, платформа MS Teams;</li> <li>• комп'ютерне програмне забезпечення середовища розробки <b>IDE PSoC Creator 4.4</b>;</li> <li>• лабораторні стенди PSoC 3 Pioneer Kit та PSoC 5 Pioneer Kit в загальній кількості 14 стендів.</li> </ul>
<p><b>Критерії оцінювання (окремо для кожного виду навчальної діяльності)</b></p>	<p>Оцінювання проводиться упродовж семестру за 100-бальною шкалою. Бали нараховуються за такими видами робіт з наступним співвідношенням:</p> <ul style="list-style-type: none"> <li>• лабораторні роботи: 50% семестрової оцінки; максимальна кількість балів 50.</li> <li>• іспит: задача і два питання білету = 50% семестрової оцінки; максимальна кількість балів по задачі = 34, максимальна кількість балів по питаннях білету = 8+8 балів=16 балів.</li> </ul> <p>Загалом упродовж семестру 100 балів.</p> <p>Іспит проводиться за результатами балів, набраними студентами на протязі семестру.</p> <hr/> <p><b>Лабораторні роботи проводяться у формі тестових завдань та реалізації проектів конкретних завдань. Академічна доброчесність:</b> Очікується, що лабораторні та екзаменаційні роботи студентів будуть їх оригінальними дослідженнями чи міркуваннями. Відсутність посилань на використані джерела, фабрикавання джерел, списування, втручання в роботу інших студентів становлять, але не обмежують, приклади можливої академічної недоброчесності. Виявлення ознак академічної недоброчесності в роботі студента є підставою для її незарахування викладачем, незалежно від масштабів плагіату чи обману.</p> <p><b>Оцінювання лабораторних робіт</b> (16 лабораторних робіт, максимальна кількість балів: 50) відбувається шляхом оцінки роботи студента під час проведення лабораторної роботи в аудиторії (0-2 бали за одну роботу) та захисту звіту по виконаній лабораторній роботі (0-1 бал за одну роботу). У підсумку, до всіх набраних балів кожному студенту додаються 2 бали за індивідуальне Резюме.</p> <p>Бали оцінювання лабораторних робіт нараховуються за наступним співвідношенням:</p> <p>3 – студент в повному обсязі володіє навчальним матеріалом, має повне розуміння розглянутої теми, надає правильні відповіді на запитання по темі, код програми та його апаратна реалізація функціонують відповідно до завдання, захищений Звіт по роботі;</p> <p>2 – студент достатньо розуміє розглянутий матеріал та принципи написаного ним коду програми, присутні неточності та незначні помилки у відповідях на запитання по темі, код програми або його апаратна реалізація функціонують з недоліками, або не захищений Звіт по роботі;</p> <p>1 – студент не досить добре розуміє розглянутий матеріал та написаний ним код програми, вагається та надає неточні/не конкретні відповіді на запитання по темі, код програми функціонує точно, але його апаратна реалізація функціонує з недоліками і не захищений Звіт по роботі, або код програми функціонує неточно і його апаратна реалізація</p>

	<p>функціонує з недоліками, але захищений Звіт;  0 - студент зовсім не засвоїв розглянутий матеріал, написаний ним код програми та апаратна реалізація не відповідають темі/не функціонують взагалі і не захищений Звіт по роботі.</p> <p><b>Відвідування занять</b> є важливою складовою навчання. Очікується, що всі студенти відвідають усі лекції і лабораторні заняття курсу. Студенти мають інформувати викладача про неможливість відвідати заняття. Студенти зобов'язані дотримуватися усіх термінів визначених для виконання усіх видів робіт, передбачених курсом.</p> <p><b>Література.</b> Уся література, яку студенти не зможуть знайти самостійно, буде надана викладачем виключно в освітніх цілях без права її передачі третім особам. Студенти заохочуються до використання також й іншої літератури та джерел, яких немає серед рекомендованих.</p> <p><b>Політика виставлення балів.</b> Враховуються бали набрані під час семестру, за виконання самостійної роботи та бали підсумкового тестування. При цьому обов'язково враховуються присутність на заняттях та активність студента під час лабораторного заняття; недопустимість пропусків та запізень на заняття; користування мобільним телефоном, планшетом чи іншими мобільними пристроями під час заняття в цілях не пов'язаних з навчанням; списування та плагіат; несвоєчасне виконання поставленого завдання і т. ін. Жодні форми порушення академічної доброчесності не толеруються.</p> <p><b>Критерії оцінювання результатів неформальної освіти:</b>  Нарахування балів відбувається за написання студентом тез доповідей на конференціях, наукових статей, участь у діяльності наукових гуртків, участь у наукових семінарах та круглих столах, конкурсах, участь у заходах неформальної освіти за отримання сертифікатів про проходження навчання на різних освітніх платформах (Coursera, Prometheus тощо), курсах на провідних ІТ компаніях за тематикою навчальної дисципліни. Кількість балів визначається відсотком покриття результатів відповідної активності до вимог результатів навчання з навчальної дисципліни.</p>
<p><b>Питання для проведення модульного контролю</b></p>	<ol style="list-style-type: none"> <li>1. Метод визначення величини електричного опору резистора за відомими значеннями опору зразкового резистора.</li> <li>2. Апаратне переривання. Процедура переривання. Реалізація.</li> <li>3. Світлодіоди. Фізичні принципи роботи. Вольт-амперна характеристика. Діапазон довжин хвиль.</li> <li>4. <b>CapSense Button.</b> Фізичні принципи роботи. Програмна та апаратна реалізація.</li> <li>5. <b>CapSense Slider.</b> Фізичні принципи роботи. Програмна та апаратна реалізація.</li> <li>6. Історія появи цифро-аналогових мікроконтролерів.</li> <li>7. Чим відрізняється цифро-аналоговий мікроконтролер від традиційних цифрових мікроконтролерів? Блок-схема.</li> <li>8. Цифрові блоки мікроконтролера <b>PSoC</b>. Опис цифрових модулів та їхнє призначення. Принципи роботи. Електричні та програмні параметри.</li> <li>9. Цифрова шина вводу. Електричні та програмні параметри.</li> <li>10. Цифрова шина виводу. Електричні та програмні параметри.</li> <li>11. Цифрові порти вводу/виводу. Електричні та програмні параметри.</li> <li>12. Глобальні ресурси та їхнє налаштування.</li> <li>13. Ресурси пінів портів та їхнє налаштування.</li> </ol>

14. Лічильник імпульсів **Counter**. Принцип роботи. Електричні та програмні параметри.
15. Вивід інформації на рідкокристалічний дисплей **LCD**. Цілі, дійсні числа, буквенно- символна інформація, українська мова.
16. Character **LCD Horizontal Bar Graph**. Принцип роботи.
17. Character **LCD Vertical Bar Graph**. Принцип роботи.
18. **CapSense**. Фізичні принципи роботи. Програмна та апаратна реалізація.
19. Цифро-аналоговий перетворювач напруги **VDAC**. Вхідні та вихідні параметри, принцип роботи.
20. **DMA**. Принципи організації прямого доступу до пам'яті.
21. Аналого-цифровий перетворювач **ADC**, принцип дії.
22. **VRef**. Параметри джерела зразкової напруги.
23. **USB**. Апаратні та програмні реалізації.
24. Принципи виводу періодичних сигналів будь-якої форми сигналу.
25. Порівняння різних способів живлення макетів **PSoC 3/5**.
26. Переривання за лічильниками. Процедура переривання.
27. Процедури користувача в **PSoC**.
28. Підсилювач із регульованим коефіцієнтом підсилення **PGA**.
29. Глобальні та локальні змінні. Передача інформації між головною програмою та процедурами в **PSoC**.
30. Аналогові блоки мікроконтролера **PSoC**. Опис аналогових модулів та їхнє призначення. Принципи роботи. Електричні та програмні параметри.
31. Аналогові порти вводу/виводу. Електричні та програмні параметри.
32. Широтно-імпульсний модулятор **PWM**. Принцип роботи. Електричні та програмні параметри.
33. Цифро-аналоговий перетворювач струму **IDAC8**. Вхідні та вихідні параметри, принцип роботи.
34. Операційний підсилювач **Opamp**. Вхідні та вихідні параметри, принцип роботи.
35. **Thermistor**. Фізичні принципи роботи. Температурна залежність електричного опору.
36. **Термометр опору**. Температурна залежність електричного опору.
37. Аналоговий комутатор **AMUX single mode**. Принципи роботи. Електричні та програмні параметри.
38. Аналоговий комутатор **AMUX differential mode**. Принципи роботи. Електричні та програмні параметри.
39. **RTD** – метод вимірювання температури за допомогою термісторів.
40. Методи апроксимації характеристики термісторів.
41. **PSoC Creator**. Призначення та етапи використання при реалізації проектів.
42. **Timer**. Принципи роботи. Електричні та програмні параметри.
43. **Clock**. Принципи роботи. Електричні та програмні параметри.
44. **Fan Controller**. Принципи роботи. Електричні та програмні параметри.
45. Мікропотужний електричний двигун постійного струму.
46. Мікропотужний кроковий електричний двигун.
47. Дискретизація сигналів. Теорема Найквіста.
48. Квантування сигналів.

	<p>49. <b>РС ФНЧ</b>, комплексний коефіцієнт передачі, частотна характеристика, частота зрізу.</p> <p>50. Пряме перетворення Фур'є.</p> <p>51. Аналого-цифровий перетворювач <b>ADC, single mode</b>.</p> <p>52. Аналого-цифровий перетворювач <b>ADC, differential mode</b>.</p>
<b>Опитування</b>	Анкету-оцінку з метою оцінювання якості курсу буде надано по завершенню курсу.

### СХЕМА КУРСУ

Тиждень	Тема, план, короткі тези	Форма діяльності (заняття)	Література. Ресурси в Інтернеті	Завдання (лабораторна робота), год.	Термін виконання
1	<b>Програмована система на кристалі Cypress PSoC 3/5.</b> Еволюція вбудованих мікропроцесорних систем. Основні характеристики і архітектура PSoC 5LP, PSoC 4, PSoC 3. Лекція 1. 2 год.	Лекція	1, 2, 4, 7, 12	<b>Вивчення лабораторного стенду PSoC 3/5 Pioneer Kit.</b> Вступне заняття. Інструктаж з техніки безпеки. Вивчення лабораторного стенду PSoC 3/5 Pioneer Kit. ЛР. 1. 2 год.	1-й тиждень семестру
2	<b>Середовище розробки програмного забезпечення IDE PSoC Creator 4.4.</b> Інтерфейс IDE PSoC Creator 4.4. Каталог компонентів середовища розробки PSoC Creator 4.4. Основні кроки створення проекту та реалізації нової схеми в IDE PSoC Creator 4.4. Лекція 2. 2 год.	Лекція	2, 12	<b>Вивчення середовища розробки IDE PSoC Creator 4.4.</b> Інтегроване середовище розробки IDE PSoC Creator 4.4. Приклади демонстрації основних етапів створення проекту в IDE PSoC Creator 4.4. ЛР. 2. 2 год.	2-й тиждень семестру
3	<b>Система вводу/ виводу (GPIO) мікроконтролерів PSoC 3/5.</b> Архітектура системи вводу/ виводу PSoC 3/5. Архітектура комірки вводу/ виводу GPIO та GPIO PSoC 3/5. Режим роботи виводів портів PSoC 3/5. Компонента PWM, основні особливості її застосування і параметри. Лекція 3. 2 год.	Лекція	2, 3, 4, 7	<b>Дослідження пристроїв ШІМ (PWM) мікроконтролерів PSoC 3/5.</b> Компонента PWM, основні її застосування і параметри. Функції для роботи з PWM. Реалізація проектів з використанням PWM. ЛР. 3. 2 год.	3-й тиждень семестру
4	<b>Система переривань мікроконтролерів PSoC 3/5.</b> Основні функції системи переривань мікроконтролера PSoC 3/5. Джерела і типи переривань PSoC 3/5. Налаштування переривань в PSoC 3/5. Алгоритм опрацювання переривань в PSoC 3/5. Лекція 6. 2 год.	Лекція	2, 3, 4, 7	<b>Вивчення системи переривань мікроконтролерів PSoC 3/5.</b> Джерела, типи, пріоритети переривань мікроконтролерів PSoC 3/5. Реалізація проектів з використанням переривань. ЛР. 4. 2 год.	4-й тиждень семестру
5	<b>Технологія CapSense.</b> Основи CapSense, області використання CapSense (лінійний слайдер, детектор наближення), метод реалізації CapSense CSD в PSoC 3/5. Лекція 5. 2 год.	Лекція	13	<b>Вивчення технології CapSense стенду PSoC 3/5 Pioneer Kit.</b> Компонента CapSense, її параметри і налаштування. Реалізація проектів з використанням 5-ти сегментного лінійного слайдера PSoC 3/5 Pioneer Kit. ЛР. 5. 2 год.	5-й тиждень семестру
6	<b>Аналогова частина мікроконтролерів PSoC 3/5.</b> Особливості процесу вимірю-	Лекція	2, 3, 4, 7	<b>Вивчення технології ADC+LCD PSoC 3/5 Pioneer Kit.</b> Компонента ADC, її	6-й тиждень семестру



	вання постійної напруги за допомогою аналогового-цифрового перетворювача <b>ADC</b> . Компонента <b>ADC</b> в <b>PSoC 3/5</b> . Лекція 6. 2 год.			параметри і налаштування в <b>PSoC 3/5 Pioneer Kit</b> . ЛР. 6. 2 год.	
7	<b>Вимірювання електричного опору на постійному струмі.</b> Компоненти <b>ADC, OPAM, Vref</b> в <b>PSoC 3/5</b> та їхні особливості проектування вимірювання електричного опору в <b>Pioneer Kit PSoC 3/5</b> . Лекція 7. 2 год.	Лекція	11	<b>Проектування мікроконтролерної системи вимірювання електричного опору на постійному струмі.</b> Реалізація проекту в <b>Pioneer Kit PSoC 3/5</b> . ЛР. 7. 2 год.	7-й тиждень семестру
8	<b>Експериментальне визначення параметрів апроксимації Steinhart-Hart рівняння шляхом вимірювання температури термістором і зразковим термометром.</b> Лекція 8. 2 год	Лекція	11	<b>Експериментальне вимірювання температури термістором і зразковим термометром в 3-ох точках – льодо-водяна суміш, нормальна температура і кипляча вода.</b> ЛР. 8. 2 год.	8-й тиждень семестру
9	<b>Апроксимація експериментальної характеристики термісторів рівнянням Steinhart-Hart.</b> Лекція 9. 2 год.	Лекція	1, 2, 4, 7, 12	<b>Реалізація апроксимації експериментальної характеристики термісторів рівнянням Steinhart-Hart.</b> ЛР. 9. 2 год.	9-й тиждень семестру
10	<b>Мікропроцесорна система вимірювання температури за допомогою термісторів на мікроконтролерах PSoC 3/5.</b> Лекція 10. 2 год.	Лекція	5,6	<b>Реалізація мікропроцесорної системи вимірювання температури термісторами на мікроконтролерах PSoC 3/5.</b> ЛР. 10. 2 год.	10-й тиждень семестру
11	<b>Мікропроцесорна система вимірювання температури за допомогою термісторів за таблицею значень на мікроконтролерах PSoC 3/5.</b> Лекція 11. 2 год.	Лекція	2, 3, 4, 7	<b>Реалізація мікропроцесорної системи вимірювання температури термісторами за таблицею значень на мікроконтролерах PSoC 3/5.</b> ЛР. 11. 2 год.	11-й тиждень семестру
12	<b>ЦИФРОВІ СИГНАЛИ в мікропроцесорних системах.</b> Аналогові сигнали, дискретизація аналогових сигналів. Теорема відліків. Квантування сигналів. Цифрові сигнали. Лекція 12. 2 год.	Лекція	7, 12	<b>Апроксимація періодичних сигналів заданої форми сигналів для стенду PSoC 3/5 Pioneer Kit.</b> ЛР. 12. 2 год.	12-й тиждень семестру
13	<b>Мікроконтролерна система реалізації виводу періодичних сигналів заданої форми сигналу та частоти.</b> Компонента <b>VDAC8</b> . Лекція 13. 2 год.	Лекція	11	<b>Проектування мікроконтролерної системи виводу періодичних сигналів заданої форми сигналу та частоти.</b> Реалізація проекту в <b>Pioneer Kit PSoC 3/5</b> . ЛР. 13. 2 год.	13-й тиждень семестру
14	<b>Мікроконтролерна система управління значенням величини постійного струму за допомогою компоненти IDAC8.</b> Лекція 14. 2 год	Лекція	11	<b>Проектування мікроконтролерної системи зняття вольт-амперної характеристики світлодіодів за допомогою компоненти IDAC8.</b> Реалізація проекту в <b>Pioneer Kit PSoC 3/5</b> . ЛР. 14. 2 год.	14-й тиждень семестру
15	<b>Моделювання процесу управління кутом повороту</b>	Лекція	7, 12	<b>Реалізація процесу управління кутом повороту</b>	15-й тиждень

	<b>ротора крокових двигунів постійного струму.</b> Лекція 15. 2 год.			<b>ротора крокових двигунів постійного струму на основі мікроконтролера PSoC 3/5.</b> ЛР. 15. 2 год.	семестру
16	<b>Моделювання процесу управління швидкістю обертання ротора двигунів постійного струму</b> Лекція 16. 2 год.	Лекція	7, 12	<b>Реалізація управління швидкістю обертання ротора двигунів постійного струму на основі мікроконтролера PSoC 3/5.</b> ЛР. 16. 2 год.	16-й тиждень семестру