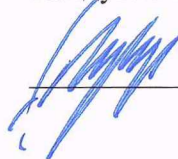


**МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ**  
**Львівський національний університет імені Івана Франка**  
**Факультет електроніки та комп'ютерних технологій**  
**Кафедра системного проектування**

**Затверджено**

На засіданні кафедри системного проектування факультету електроніки та комп'ютерних технологій Львівського національного університету імені Івана Франка (протокол № 1 від 28.08.2023 р.)

Завідувач кафедри:



Роман ШУВАР

**Силабус з навчальної дисципліни**  
**“ Архітектура комп'ютерів і комп'ютерна електроніка ”,**  
**що викладається в межах ОПП**  
**“ Інженерія програмного забезпечення ”**  
**першого (бакалаврського) рівня вищої освіти для здобувачів з**  
**спеціальності 121 – Інженерія програмного забезпечення**

Львів 2023 р.

<b>Назва дисципліни</b>	Архітектура комп'ютерів та комп'ютерна електроніка
<b>Адреса викладання дисципліни</b>	Корпус факультету електроніки та комп'ютерних технологій, Львівський національний університет імені Івана Франка, вул. Драгоманова 50, м. Львів, 79005
<b>Факультет та кафедра, за якою закріплена дисципліна</b>	Факультет електроніки та комп'ютерних технологій Кафедра системного проектування
<b>Галузь знань, шифр та назва спеціальності</b>	12 – інформаційні технології 121 – Інженерія програмного забезпечення
<b>Викладачі дисципліни</b>	Коман Богдан Петрович, доктор фіз.-мат. наук, професор, професор кафедри системного проектування
<b>Контактна інформація викладачів</b>	bohdan.koman@lnu.edu.ua ; bkoman@gmail.com
<b>Консультації з питань навчання по дисципліні відбуваються</b>	Консультації в день проведення лекцій/лабораторних занять (за попередньою домовленістю): ауд. 205, корпус факультету електроніки та комп'ютерних технологій, вул. Драгоманова 50, м. Львів
<b>Сторінка курсу</b>	<a href="https://moodle.elct.lnu.edu.ua/my">https://moodle.elct.lnu.edu.ua/my</a> <a href="https://moodle.elct.lnu.edu.ua/course/view.php?id=138">https://moodle.elct.lnu.edu.ua/course/view.php?id=138</a>
<b>Коротка анотація дисципліни</b>	Предметом вивчення навчальної дисципліни є структурна організація комп'ютера з точки зору програміста та користувача, типи архітектур комп'ютерів, арифметичні та логічні основи електронних схем сучасних комп'ютерів. Розглядаються принципи побудови, функціонування логічних та запам'ятовуючих елементів, типових функціональних вузлів, аналого-цифрових і цифро-аналогових перетворювачів, електронної пам'яті, мікропроцесорів, інтерфейсних систем. Вивчаються, наукові, технічні і практичні передумови створення ВМ, їх еволюція та характеристики. Аналізується підхід, в якому ВМ розглядається як ієрархія рівнів, кожний з яких виконує певну функцію оброблення інформації.. В рамках цього підходу вивчається цифровий логічний рівень, рівень архітектури команд, рівень ОС. Розглядаються стан і характеристики всіх вузлів комп'ютера. Студенти вивчають принципи програмного управління ЕВМ, режими їх роботи. Коротко аналізується програмне забезпечення сучасних комп'ютерів, що дозволяє зрозуміти взаємодію їх вузлів та блоків при виконанні програм.
<b>Інформація про дисципліну</b>	Дисципліна «Архітектура комп'ютерів та комп'ютерна електроніка» є нормативною дисципліною спеціальності 121 Інженерія програмного забезпечення для освітньої програми «Інженерія програмного забезпечення», яка викладається у 1 семестрі в обсязі 4 кредитів (за Європейською Кредитно-Трансферною Системою)
<b>Мета та цілі дисципліни</b>	<b>Метою</b> викладання навчальної дисципліни є одержання студентами знань про архітектурні принципи побудови комп'ютерів, арифметичні, логічні та схемотехнічні основи комп'ютерної електроніки, типові функціональні вузли, електронну пам'ять та ін. <b>Цілі:</b> забезпечити ознайомлення студента з архітектурними принципами побудови комп'ютерних систем, основами комп'ютерної електроніки,

	<p>принципами функціонування елементів та вузлів комп'ютера, а також мікропроцесорів. Навчити студента будувати логічні схеми на базі електронних елементів, оцінювати їх характеристики та аналізувати архітектурні принципи побудови комп'ютерів.</p>
<p><b>Література для вивчення дисципліни</b></p>	<p><b>Основна література:</b></p> <ol style="list-style-type: none"> <li>1. Коман Б.П. Основи комп'ютерної електроніки: <b>підручник</b> / Б.П.Коман, М.Я. Мисько – Львів: ЛНУ імені Івана Франка, 2019–430с.</li> <li>2. Коман Б.П. Функціональні елементи інформаційних систем на базі напівпровідникової електроніки: <b>навчальний посібник</b> / Б.П.Коман –Львів: ЛНУ ім. Івана Франка, 2018– 794 с.</li> <li>3.Таратака В.Д. Архітектура комп'ютерних систем: навч. посібник-Житомир: ЖДТУ,2018.-383с.</li> <li>4. Гололобов Д.О. Основи комп'ютерної техніки та програмування мікропроцесорів: <b>навч. посіб.</b> / Д.О. Гололобов –К.: Держ. Університет телекомунікацій, 2019-58 с.</li> <li>5. Бабич М.П., Жуков І.А. Комп'ютерна схемотехніка: <b>Навч. посіб.</b> – К : «МК – Прес», 2004. – 412с.</li> <li>6. Andrew S. Tanenbaum. Structured Computer Organization. Fourth Edition.Prentice Hall PTR Upper Saddle River,New Jersey 07458</li> <li>7. Кравець В.О., Рисований О.М. Системне програмування. Асемблер під Win 32API. <b>Навч.посіб.-Х.</b>: НТУ Х П І, 2018 -512 с.</li> <li>8. Рикалюк Р.Є. Архітектура комп'ютерів : <b>Текст лекцій.</b> – Львів : Видавничий центр ЛНУ, 2005. – 158с.</li> <li>9. Essentials of Computer Architecture   Douglas Comer   Taylor &amp; Francis (taylorfrancis.com).</li> <li>10. Литвин І.І.Інформатика: теоретичні основи і практикум. <b>Підручник.</b> – Львів : «Новий світ – 2005» , 2004. – 304.</li> <li>11. Жихаревич В.В. Архітектура комп'ютерів: <b>лабораторний практикум.</b>-Чернівці: ЧНУ, 2020.-126с.</li> </ol> <p><b>Додаткова література (інформаційні ресурси):</b></p> <ol style="list-style-type: none"> <li>1. Наукова бібліотека Львівського національного університету імені Івана Франка (<a href="https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/">https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/</a>).</li> <li>2. Львівська національна наукова бібліотека України імені Василя Стефаника (<a href="https://www.lsl.lviv.ua/index.php/uk/elektronni-resursy1/">https://www.lsl.lviv.ua/index.php/uk/elektronni-resursy1/</a>).</li> <li>3. Computer Architecture: Fundamentals and Principles of Computer Design, (routledge.com).</li> <li>4. Explore computers - Training   Microsoft Learn</li> <li>5. Introduction to Azure virtual machines - Training   Microsoft Learn</li> <li>6. Multi-platform images   Docker Documentation</li> <li>7. Multi-architecture images in your registry - Azure Container Registry</li> <li>8. Build a containerized web application with Docker - Training   Microsoft Learn</li> <li>9. Create Linux Azure VM Images with Packer - Azure Virtual Machines</li> <li>10. Tutorial - Create custom VM images with the Azure CLI - Azure Virtual Machines</li> </ol>

<b>Обсяг курсу</b>	Загальний обсяг 120 год. Усього 64 години аудиторних занять: з них 32 години лекцій, 32 години лабораторних робіт; самостійної роботи 56 годин
<b>Очікувані результати навчання</b>	<p>Після завершення цього курсу студент буде:</p> <p><b>знати:</b> прості моделі і систему параметрів логічних елементів; функціональні вузли комбінаційного типу; типи і структуру запам'ятовуючих пристроїв; структуру і функціонування мікропроцесорних систем; принципи роботи основних функціональних вузлів комп'ютера; класифікацію архітектур комп'ютерів та аналіз архітектурних принципів; інформаційно-логічні основи побудови комп'ютерів; принципи функціонування конвеєрних систем обробки даних; типи паралелізмів; сучасний стан архітектурних розробок;</p> <p><b>уміти:</b> оцінювати статичні параметри логічних елементів та їх швидкодію; визначати основні характеристики цифрових мікросхем; мінімізувати булеві функції; створювати комбінаційні схеми; тестувати комп'ютер з метою отримання загальної інформації; аналізувати типи архітектур комп'ютерів з точки зору оптимізації параметрів комп'ютера.</p> <p>Після вивчення даного курсу «Архітектура комп'ютерів та комп'ютерна електроніка» здобувачі набудуть таких Загальних(ЗК)/Фахових(ФК) компетентностей та Програмних результатів навчання (ПРН):</p> <p>ЗК01. Здатність до абстрактного мислення, аналізу та синтезу.</p> <p>ЗК02. Здатність застосовувати знання у практичних ситуаціях.</p> <p>ФК14. Здатність брати участь у проектуванні програмного забезпечення, включаючи проведення моделювання (формальний опис) його структури, поведінки та процесів функціонування.</p> <p>ФК15. Здатність розробляти архітектури, модулі та компоненти програмних систем.</p> <p>ФК20. Здатність застосовувати фундаментальні і міждисциплінарні знання для успішного розв'язання завдань інженерії програмного забезпечення.</p> <p>ФК26. Здатність до алгоритмічного та логічного мислення.</p> <p>ФК27. Здатність розробляти програмне забезпечення для систем штучного інтелекту та вбудованих систем.</p> <p>ПРН01. Аналізувати, цілеспрямовано шукати і вибирати необхідні для вирішення професійних завдань інформаційно-довідникові ресурси і знання з урахуванням сучасних досягнень науки і техніки.</p> <p>ПРН09. Знати та вміти використовувати методи та засоби збору, формулювання та аналізу вимог до програмного забезпечення.</p> <p>ПРН25. Вміти розробляти програмно-апаратні рішення з використанням технологій програмування вбудованих систем.</p>
<b>Ключові слова</b>	Архітектура комп'ютера, комп'ютерна електроніка, схемотехніка, логічні елементи, функціональні вузли, булеві функції, інформація, запам'ятовуючі пристрої, мікропроцесор, тригер, шифратор, кеш-пам'ять.
<b>Формат курсу</b>	Очний
<b>Теми</b>	Див. <b>Схема курсу</b>
<b>Підсумковий контроль, форма</b>	Екзамен по завершенню семестру
<b>Пререквізити</b>	Для вивчення даного курсу студентам потрібні базові знання з курсів: <ul style="list-style-type: none"> <li>- математика;</li> <li>- основи дискретної математики;</li> <li>- основи програмування;</li> </ul>

	<ul style="list-style-type: none"> <li>- фізики;</li> <li>- основ електроніки.</li> </ul>
<b>Навчальні методи та техніки, які будуть використовуватися під час викладання курсу</b>	Інформаційні методи (лекції, презентації, лабораторні роботи, написання рефератів, виконання індивідуальних завдань, робота у групі, командна робота, обговорення, консультації для поглибленого розуміння тем, бесіда, ілюстрація, демонстрація), дедуктивні методи на основі узагальнень, евристичні методи (проблемна лекція), інтерактивні методи (дискусія).
<b>Необхідне обладнання</b>	<p>Для проведення <b>лекційних занять</b>:</p> <ul style="list-style-type: none"> <li>• монітор TFT 23";</li> <li>• системний блок (процесор Intel i5-6500, 8GB оперативної пам'яті, HDD 256GB) ;</li> <li>• мультимедійне обладнання (проектор, проекційний екран, дошка настінна, звуковий підсилювач та аудіосистема);</li> <li>• комутатор мережевий для доступу до мережі Internet.</li> </ul> <p>Для проведення <b>лабораторних занять</b>:</p> <ul style="list-style-type: none"> <li>• комп'ютерна лабораторія з 12-14 робочими місцями;</li> <li>• монітори TFT 23";</li> <li>• системні блоки (процесор Intel i5-6500, 8GB оперативної пам'яті, HDD 256GB);</li> <li>• мультимедійне обладнання (проектор, проекційний екран, дошка настінна, звуковий підсилювач та аудіосистема);</li> <li>• комутатор мережевий для доступу до мережі Internet.</li> </ul> <p>Необхідне <b>програмне забезпечення</b>:</p> <ul style="list-style-type: none"> <li>• ОС Windows 10(11), електронна симуляційна лабораторію (Electronic Workbench) Multisim версій 10,11, 12,14, 15.</li> <li>• компілятор мови програмування C (пакет GCC версії 11.2);</li> <li>• бібліотеки OpenMP (OpenMP версії 5.1), MPI (OpenMPI версії 4.1.1).</li> </ul> <p>Обладнання <b>комп'ютерного класу</b>:</p> <ul style="list-style-type: none"> <li>• системний блок GPU0 R-LINE з процесором AMD Ryzen Threadripper 1900X , 2200Mhz, 64GB оперативної пам'яті, HDD1 100 GB, HDD2 1TB, Nvidia Geforce GTX 1080ti 11 Gb;</li> <li>• системний блок GPU1 MPG Z590 Gaming Force, з процесором CPU 11th Gen Intel Core(TM) i7-11700K 3,60Ghz, 32GB оперативної пам'яті, HDD 240 GB, GeForce RTX 3080 Ti 12288 MB;</li> <li>• системний блок GPU2 Z590 PLUS (MS-7d11), з процесором CPU 11th Gen Intel Core(TM) i7-11700K 3,60Ghz, 65GB оперативної пам'яті, HDD 240 GB, GeForce RTX 3080 10018 MB;</li> <li>• системний блок GPU3 Z590 PLUS (MS-7d11), з процесором CPU 11th Gen Intel Core(TM) i7-11700K 3,60Ghz, 65GB оперативної пам'яті, HDD 240 GB, GeForce RTX 3080 10018 MB;</li> <li>• монітор Lenovo C24-20 62A8KAT1UA.</li> </ul>
<b>Критерії оцінювання (окремо для кожного виду навчальної діяльності)</b>	<p>Оцінювання проводиться упродовж семестру за 100-бальною шкалою. Бали нараховуються за такими видами робіт з наступним співвідношенням:</p> <ul style="list-style-type: none"> <li>• лабораторні роботи: 30% семестрової оцінки; максимальна кількість балів 30.</li> </ul>

- контрольні заміри (2 змістовні модулі): 20% семестрової оцінки, максимальна кількість балів 20.
  - екзамен (письмовий) 50 % семестрових балів, максимальна кількість балів- 50 .
- Загалом упродовж семестру - 100 балів.

**Змістовий модуль 1** – самостійна аудиторна письмова робота студента, що містить відповіді на 2 питання за попередній лекційний матеріал. Максимальна сума балів – 10 (питання модульного контролю див. нижче) .

**Змістовий модуль 2** – використовуючи індивідуальний пароль, студент входить у лабораторію електронного навчання кафедри. Тестування студентів проводиться у комп'ютерному класі з використанням електронної бази завдань, розміщеної на сервері факультету в середовищі Moodle. Тестування проводиться шляхом генерації 30 індивідуальних завдань по всьому курсу. Об'єм бази - 300 завдань. Час виконання – 30 хв. По закінченню тестування студент отримує результат тестування. Максимальна сума балів-10.

**Академічна доброчесність:** очікується, що роботи студентів будуть оригінальними дослідженнями чи міркуваннями. Списування та втручання в роботу інших студентів становлять, але не обмежують, приклади можливої академічної недоброчесності. Виявлення ознак академічної недоброчесності в написанні завдань є підставою для її незарахування викладачем, незалежно від масштабів плагіату чи обману. Жодні форми порушення академічної доброчесності не толеруються.

**Відвідання занять** є важливою складовою навчання. Очікується, що всі студенти відвідають усі лекції та лабораторні заняття курсу. Студенти повинні інформувати викладача про неможливість відвідати заняття. У будь-якому випадку студенти зобов'язані дотримуватися термінів визначених для виконання всіх видів робіт, передбачених курсом.

**Література.** Уся література, яку студенти не зможуть знайти самостійно, буде надана викладачем виключно в освітніх цілях без права її передачі третім особам. Студенти заохочуються до використання також й іншої літератури та джерел, яких немає серед рекомендованих.

**Політика виставлення балів.** Враховуються бали, набрані при поточному контролі та бали за виконання лабораторних робіт. При цьому обов'язково враховуються присутність на заняттях та активність студента під час практичного заняття; недопустимість пропусків та запізнь на заняття; користування мобільним телефоном, планшетом чи іншими мобільними пристроями під час заняття в цілях не пов'язаних з навчанням; списування та плагіат; несвоєчасне виконання поставленого завдання і т. ін.

**Оцінювання лабораторних робіт:** студенти виконують 12 лабораторних робіт. Оцінювання включає відношення студента під час проведення лабораторної роботи в аудиторії та рівень компетенції при захисті звіту по виконаній роботі (0-2,5 бали за одну роботу). У підсумку максимальна кількість балів студентом за лабораторний практикум -30.

Бали оцінювання лабораторних робіт нараховуються за наступним співвідношенням:

**2.5** – студент в повному обсязі володіє навчальним матеріалом, має повне розуміння досліджуваної проблеми, надає правильні відповіді на запитання по темі, має свої ідейні міркування щодо реалізації даної

проблеми ;

**2.0** – студент *достатньо* розуміє розглянутий матеріал, демонструє робочі варіанти схем, встановлює різні функціональні режими з достатнім обґрунтуванням (або з несуттєвими недоліками);

**1** – студент *не достатньо* розуміє приведені ним у звіті результати, вагається та надає неточні/не конкретні відповіді на запитання по темі, відсутні адекватні висновки ;

**0,5** – студент *погано розуміє* приведені у звіті результати, у більшості надає помилкові відповіді на питання по роботі, не здатний вибрати робочі режими схем;

**0**- студент *безвідповідально* відноситься до виконання роботи, представлений ним звіт (або відсутній) не відповідає вимогам, студент виявляє нульовий рівень компетентності та зовсім не засвоїв розглянутий матеріал.

**Оцінювання змістових модулів** (2 змістових модулів, по 10 балів за кожний).

### **Змістовий модуль 1**

відбувається шляхом оформлення студентом письмової відповіді на два теоретичні питання білету, сформованого по змісту викладеного лекційного матеріалу ( приблизно 0,5 всього курсу). Текст питань на модуль доводиться до відома студентів завчасно не пізніше 10 днів до модульного оцінювання.

Бали оцінювання змістового модуля нараховуються наступним чином:

- 1) кожне питання оцінюється рівнозначно по 5 балів;
  - 2) **5** балів-розглянута тема викладена у повному обсязі, правильно, обґрунтовано, логічно. Містить аналіз і систематизацію, аргументовані висновки. Засвідчено глибоке володіння матеріалом.
  - 3) **4** бали- розглянуте питання відтворене у повному обсязі, правильно, обґрунтовано, логічно. Містить аналіз і систематизацію, аргументовані висновки. Засвідчено чітке володіння матеріалом.. Можуть бути присутні несуттєві помилки та невідповідності;
  - 4) **3** бали - відтворена значна частина розглянутої теми. Виявлено знання і розуміння основних положень, проте присутні неточності та/або невідповідності проблемі .
  - 5) **2** бали - відстежується загальне розуміння розглянутої теми. Робота містить множинні неточності та невідповідності, пояснення деяких тверджень відсутні, приведені схеми (або відсутні взагалі) володіють помилками;
  - 6) **1** бал – студент погано розуміє конкретне питання.В роботі виявлені суттєві неточності та невідповідності. Наведені приклади не відповідають темі;
- 5 – 0** балів – студент взагалі не розуміє розглянуту тему. Тему не розкрито, кількість викладеного матеріалу не відповідає загальним нормам обраного виду роботи. Наведений код не робочий, або відсутній як такий.

### **Змістовий модуль 2**

Студенту пропонується в тестовому режимі 30 питань. Часовий регламент відповіді на кожне питання - 1 хвилина. На кожне питання пропонується 4 можливі варіанти відповідей. Студент в межах часового регламенту вибирає одну з пропонованих відповідей та вносить її у базу відповідей. По закінченню тестування комп'ютер видає загальну суму балів. Також

	<p>студент може перевірити правильність своїх відповідей. Сумарна оцінка не перевищує 30 балів. Отримані значення діляться на 3 та виставляються у систему Деканат як результат змістовного модуля 2 у 10-бальній шкалі.</p> <p><b>Критерії оцінювання результатів неформальної освіти:</b>  Нарахування додаткових балів відбувається за:  виконання додаткових завдань, що включають розробку та реалізацію певних цифрових схем функціональних вузлів комп'ютерних систем, написання тез доповідей, наукових статей, участь у діяльності наукового гуртка, участь у наукових семінарах та круглих столах, конкурсах, участь у заходах неформальної освіти за отримання сертифікатів про проходження навчання на різних освітніх платформах (Coursera, Prometheus тощо), курсах на провідних ІТ компаніях за тематикою навчальної дисципліни. Кількість балів визначається відсотком покриття результатів відповідної активності до вимог результатів навчання з навчальної дисципліни.</p>
<p><b>Питання до заліку чи екзамену.</b></p>	<p><b>Вибрані питання змістових модулів:</b>  <b>змістовий модуль 1:</b></p> <ol style="list-style-type: none"> <li>1. Інформація. Повідомлення, джерело інформації, приймач, канал зв'язку.</li> <li>2. Модель системи передавання інформації на основі ансамблю повідомлень.</li> <li>3. Схематичне представлення процесу передавання інформації (технічне).</li> <li>4. Ймовірна природа кількості інформації. Біт. Ентропія.</li> <li>5. Комп'ютер. Архітектура комп'ютера (означення). Типи архітектур.</li> <li>6. Класична архітектура комп'ютера.</li> <li>7. Покоління розвитку комп'ютерної електроніки. Основні характеристики.</li> <li>8. Вплив мікроелектроніки на становлення комп'ютерної електроніки. Закон Мура.</li> <li>9. Принципи організації та структура комп'ютера.</li> <li>10. Сигнали. Класифікація сигналів.</li> <li>11. Різновидності сигналів, що описуються часовою функцією.</li> <li>12. Аналогова форма подання інформації.</li> <li>13. Цифрова форма подання інформації.</li> <li>14. Імпульси, потенціали для представлення цифрових сигналів. Тактові імпульси.</li> <li>15. Потенціальні та імпульсні сигнали.</li> </ol>



16. Способи кодування логічних сигналів.
17. Основи алгебри логіки. Способи реалізації логічних функцій.
18. Способи задання логічних функцій.
19. Булеві логічні функції. Типи базисів.
20. Закони, властивості, тотожності булевих операцій.
21. Позначення головних логічних елементів.
22. Основні конструктивні пристрої ПК та їх характеристика.
23. Види модуляції аналогових сигналів.
24. Цифрові логічні елементи.
25. Діодно-резистивні логічні елементи **АБО**.
26. Діодно-резистивні логічні елементи **І**
27. Логічні елементи **АБО-НЕ** (ДТЛ).
28. Логічні елементи **І-НЕ** (ДТЛ).
29. Схемна реалізація елемента **НЕ**.
30. Головні параметри ЛЕ.
31. Характеристики ЛЕ.
32. Динамічні параметри ЛЕ.
33. Інтегральні параметри ЛЕ.
34. Електронний ключ на БП-транзисторах ( робота).
35. Передавальна характеристика ключа.
36. Швидкодія та завадостійкість ключа.
37. Транзисторна логіка з безпосередніми зв'язками.
38. Транзисторно-транзисторна логіка.
39. Аналіз амплітудної передавальної характеристики логічного інвертора.
40. Узагальнена будова тригера.
41. Схемотехніка асинхронного RS-тригера.
42. Схемотехніка синхронного RS-тригера.
43. Схемотехніка JK-тригера.
44. D-тригер.

- 45. Лічильний Т-тригер.
- 46. Дешифратори.
- 47. Шифратори.
- 48. Мультиплексори і демультимплексори.
- 49. Лічильники.
- 50. Регістри.
- 51. Суматори.
- 52. ІМС. Типи, параметри та оцінення складності.

**змістовий модуль 2:**

**типові приклади тестових питань :**

**1.** Використання кеш-пам'яті ґрунтується на принципах:

- обміну інформацією між процесором і пам'яттю;
- локалізації в просторі і локалізації в часі;
- зменшенні часу доступу;
- максимізація коефіцієнта попадання.

**2.** Віртуальну пам'ять користувача поділяють на типи:

- активні блоки, пасивні блоки, уявні блоки;
- оперативну та постійну;
- зовнішню та внутрішню;
- кеш пам'ять та оперативну.

**3.** Мікросхема-декодер виконує функцію:

- зв'язку процесора з необхідною шиною;
- декодування вхідних кодів:
- інверсії сигналу в логічному елементі;
- зв'язку комп'ютера з зовнішніми пристроями.

**Екзаменаційні питання:**

1. Інформація. Повідомлення, джерело інформації, приймач, канал зв'язку.
2. Модель системи передавання інформації на основі ансамблю повідомлень.
3. Схематичне представлення процесу передавання інформації (технічне).
4. Ймовірна природа кількості інформації. Ентропія. Біт.

5. Комп ютер. Архітектура комп'ютера (означення). Типи архітектур.
6. Архітектура класичного комп ютера.
7. Покоління розвитку комп'ютерної електроніки. Основні характеристики.-
8. Вплив мікроелектроніки на становлення комп'ютерної електроніки.
9. Принципи організації та структура сучасного комп'ютера.
10. Передавання інформації. Сигнали. Класифікація сигналів.
11. Схемна реалізація елемента **НЕ**.
12. Різновиди сигналів, що описуються часовою функцією.
13. Аналогова форма подання інформації.
14. Цифрова форма подання інформації.
15. Потенціальні та імпульсні сигнали. Тактові імпульси.
16. Способи удосконалення архітектури комп ютерів.
17. Основи алгебри логіки. Моделі реалізації логічних функцій..
18. Способи задання логічних функцій.
19. Базові логічні функції та їхні властивості. Позначення головних логічних елементів.
20. Логічні елементи **I-НЕ** в реалізації ДТЛ.
21. Основні функціональні пристрої комп ютера та їх характеристика.
22. Види модуляції аналогових сигналів. Причини низької завадостійкості аналогових сигналів.
23. Цифрові логічні елементи.
24. Діодно-резистивні логічні елементи (**I, АБО**).
25. Логічні елементи **АБО-НЕ** в реалізації ДТЛ.
26. Головні параметри логічних елементів.
27. Динамічні параметри логічних елементів.
28. Передавальна характеристика ключа. Завадостійкість та швидкодія ключа.
29. Електронний ключ на БП-транзисторах (схема та функціонування).
30. Транзисторна логіка з безпосередніми зв'язками (ТЛБЗ).
31. Транзисторно-транзисторна логіка (ТТЛ).

32. Аналіз амплітудної передавальної характеристики логічного інвертора.
33. Тригер. Узагальнена будова тригера.
34. Схемотехніка RS-тригера.
35. Схемотехніка JK-тригера.
36. D-тригер.
37. Лічильний T-тригер.
38. Дешифратори.
39. Шифратори.
40. Мультиплексори і демюльтиплексори.
41. Лічильники. Логічна структура лічильника. Режими роботи.
42. Регістри.
43. Ієрархічний принцип побудови запам'ятовуючих пристроїв.
44. Основні параметри запам'ятовуючих пристроїв.
45. Класифікація напівпровідникових запам'ятовуючих пристроїв.
46. Запам'ятовуючий елемент статичного БІП-ОЗП.
47. Запам'ятовуючий елемент постійного ЗП..
48. Способи організації накопичувачів в ЗП.
49. Статичні схеми з матричним накопичувачем.
50. Динамічний ОЗП з матричним накопичувачем.
51. Маскові ПЗП.
52. Програмовані ЗП типу PROM.
53. Репрограмовані ЗП типу EPROM, EEPROM.
54. Флеш-пам'ять: особливості організації та основні типи.
55. Закони, властивості, тотожності булевих операцій.
56. Мікропроцесори. Означення, функції та основні параметри.
57. Операційна частина мікропроцесора.
58. Функціональна будова арифметико-логічного пристрою.
59. Структура мікропроцесорної пам'яті.
60. Інтерфейсна частина мікропроцесора.

61. Структура МП i8066.
62. Основи мікропроцесорних систем.
63. Основи структури мікроконтролера.
64. Призначення контролерів переривань та прямого доступу в МП-системах.
65. Основні характеристики ЗП підвищеної швидкодії.
66. Вхідна та вихідна характеристики логічного елемента.
67. Характеристика МП типу CISC.
68. Характеристика МП типу Pentium, Pentium Pro, Pentium MMX, Pentium 11.
69. Характеристика МП типу Pentium III, Pentium 4.
70. Технології НТ та гіперконвейерного оброблення.
71. Шини розширень.
72. Локальні шини.
73. Периферійні шини.
74. Універсальні послідовні шини.
75. Послідовна шина USB.
76. Стандарт IEEE (Fire Wire).
77. Послідовний інтерфейс SATA.
78. Послідовний інтерфейс SAS.
79. Сімейство послідовних інтерфейсів PCI Express.
80. Безпроводні інтерфейси.
81. Інтерфейс IrDA.
82. Інтерфейс Bluetooth.
83. Інтерфейс WUSB.
84. Сімейство інтерфейсів WI FI.
85. Інтерфейс WI Max.
86. Синхронний та асинхронний SR-тригери.
87. Джерела вторинного електроживлення. Основні характеристики. Типи випрямлячів електроживлення.
88. Імпульсні джерела електроживлення.

	89. Джерела електроживлення конструктиву АТХ. 90. Особливості флеш пам'яті Strata Flash.
<b>Опитування</b>	Анкету-оцінку з метою оцінювання якості курсу буде надано по завершенню курсу.

**Схема курсу “Архітектура комп'ютерів та комп'ютерна електроніка”  
для студентів спеціальності 121 – Інженерія програмного забезпечення**

Тиж.	Тема, план, короткі тези	Форма діяльності (заняття)	Література. Ресурси в Інтернеті	Завдання (лабораторна робота), год	Термін виконання
<b>1</b>	<b>Вступ. Електроніка та інформація.</b> Покоління розвитку комп'ютерної електроніки. 3-н Мура. Форми передавання інформації в комп'ютерах. Сигнали. Аналогова та цифрова форми подання інформації.	Лекція	1, 2, 3, 4, 5, 6, <a href="https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/">https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/</a> <a href="https://www.lsl.lviv.ua/index.php/uk/elektroni-resursy1/">https://www.lsl.lviv.ua/index.php/uk/elektroni-resursy1/</a> Introduction to Azure virtual machines - Training   Microsoft Learn	<b>Вступне заняття.</b> Інструктаж з техніки безпеки для роботи в лабораторії комп'ютерної електроніки. Ознайомлення студентів з експериментальною базою лабораторії та методикою роботи в електронній лабораторії Multisim	1 тиж. семестру
<b>2</b>	<b>Подання інформації у комп'ютерних системах.</b> Арифметичні та логічні основи подання інформації у комп'ютерних системах. Закони для булевих операцій. Задавання логічних функцій. Позначення логічних елементів. Конструювання логічних елементів <b>НЕ, І, АБО</b> з використанням вентилів <b>НЕ-І</b> чи вентилів <b>НЕ-АБО</b> .	Лекція	1, 2, 3, 4, 5, 6, 10, 11 <a href="https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/">https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/</a>	<b>Лабораторна робота №1.</b> Архітектура ЕВМ та системи команд. Вивчення функціональної організації комп'ютера. Оптимізація та тестування комп'ютерної системи. Основи мови Асемблер	2 тиж. семестру
<b>3</b>	<b>Функціональна організація комп'ютера. Архітектура комп'ютера. Типи</b>	Лекція	1, 2, 6,7, 9	<b>Лабораторна робота № 2.</b>	3 тиж. семестру

	архітектур. Класична архітектура ЕВМ. Особливості Нейманівської та гарвардської архітектур. Класифікація архітектур за взаємодією: 1) ЦП, ОП, ПП 2) потоку команд і потоку даних.		<a href="https://www.lsl.lviv.ua/index.php/uk/elektroni-resursy1/">(https://www.lsl.lviv.ua/index.php/uk/elektroni-resursy1/</a>	Схемотехніка базових логічних елементів. Дослідження логічних схем.	
4	<i>Кодування даних в комп'ютері.</i> Принцип програмного управління. Взаємодія та управління процесами. Послідовні та паралельні процеси.	Лекція	3,4, 6, 8, 9, 10, <a href="https://www.lsl.lviv.ua/index.php/uk/elektroni-resursy1/">https://www.lsl.lviv.ua/index.php/uk/elektroni-resursy1/</a>	<b>Лабораторна робота № 3.</b> Вивчення ключових режимів роботи біполярних транзисторів та ознайомлення з принципами роботи логічних інверторів	4 тиж. семестру
5	<i>Еволюція архітектур. захищений режим і організація пам'яті.</i> Мультизадачність. Переривання. Динамічний паралелізм.	Лекція	1, 5, 6, 7, 8, 9, 10 Introduction to Azure virtual machines - Training   Microsoft Learn <a href="https://www.lsl.lviv.ua/index.php/uk/elektroni-resursy1/">https://www.lsl.lviv.ua/index.php/uk/elektroni-resursy1/</a>	<b>Лабораторна робота № 4.</b> Електронні пристрої на логічних елементах.	5 тиж. семестру
6	<i>Електроніка базових функціональних елементів.</i> Діоди, транзистори, ІМС. Схеми увімкнення. Основи напівпровідникової мікроелектроніки. Особливості виконання закону Мура. Типи ІМС, їх класифікація. Проблеми мініатюризації. Основи наноелектронної бази.	Лекція	1, 2, 3, 5, 6, 7, 9, 10,11 <a href="https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/">https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/</a>	<b>Лабораторна робота №5.</b> Дослідження тригерів.	6 тиж. семестру
7	<i>Аналогові та цифрові схеми комп'ютерної електроніки.</i> Цифрові логічні елементи та їх параметри.. Елементи АБО, І, НЕ. Електронні ключі. Схемотехніка ЕЗЛ,ТТЛ, ТЛБЗ, І <sup>2</sup> Л. Генератор тактових імпульсів.	Лекція	1, 2, 3, 4, 5, 6, 7, 12 Explore computers - Training   Microsoft Learn <a href="https://www.lnulibrary.lviv.ua/to-users-2/paid">https://www.lnulibrary.lviv.ua/to-users-2/paid</a> id	<b>Лабораторна робота № 6.</b> Вивчення функціональних можливостей цифрових і аналогових мікросхем. Визначення основних параметрів інтегральних схем.	7 тиж. семестру

8	<p>Організація пам'яті в комп'ютері. Ієрархічний принцип побудови пам'яті. Параметри ЗП. Концепція багаторівневої пам'яті. Надоперативна пам'ять з прямим та асоціативним доступом. Віртуальна пам'ять. Кеш-пам'ять.. Тенденції розвитку пам'яті комп'ютера.</p>	Лекція	<p>1, 2, 3, 4, 5, 6, 9, 10  <a href="https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/">https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/</a>  <a href="https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/">https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/</a></p>	<p><b>Лабораторна робота №7.</b>  Арифметичні команди та команди передачі управління процесором</p>	8 тиж. семестру
9	<p>Напівпровідникова пам'ять. Принцип функціонування. Типи ЗП елементів. Способи організації накопичувачів. Структурні схеми ЗП. Постійні ЗП. Репрограмовані ЗП(EPROM, EEPROM). Динамічні ЗП підвищеної швидкодії. Кеш пам'ять. Флеш –пам'ять.</p>	Лекція	<p>1, 2, 3, 4, 5, 6, 9, 10  <a href="https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/">https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/</a>  Explore computers - Training   Microsoft Learn</p>	<p>Підсумкове заняття ЗМ 1</p>	9 тиж. семестру
10	<p>Комбінаційні та послідовні функціональні вузли комп'ютерної електроніки. Дешифратори. Шифратори. Мультиплексори та демультимплексори.</p>	Лекція	<p>1, 2, 3, 4, 5  Tutorial - Create custom VM images with the Azure CLI - Azure Virtual Machines  <a href="https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/">https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/</a></p>	<p><b>Лабораторна робота № 8.</b>  Вивчення арифметико-логічних пристроїв</p>	10 тиж. семестру
11	<p>Комбінаційні та послідовні функціональні вузли комп'ютерної електроніки. Тригери. Лічильники. Регістри. Суматори. Програмовані логічні ІМС.</p>	Лекція	<p>1, 2, 3, 4, 5  Build a containerized web application with Docker - Training   Microsoft Learn  <a href="https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/">https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/</a></p>	<p><b>Лабораторна робота № 9</b>  Дослідження режимів роботи регістрів пам'яті та регістрів зсуву</p>	11 тиж. семестру
12	<p>Мікропроцесори. Функції, головні параметри. Фізична і функціональна структура. Операційна та інтерфейсна частина МП. Арифметико-логічний пристрій. Мікропроцесорна</p>	Лекція	<p>1, 3, 4, 5, 6, 9, 10, 11, 12  Multi-platform images   Docker Documentation  <a href="https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/">https://www.lnulibrary.lviv.ua/to-users-2/page-id-services/internet/</a></p>	<p><b>Лабораторна робота № 10</b>  Вивчення лічильників</p>	12 тиж. семестру



	пам' ять. Універсальні реєстри.				
13	<i>Процесор i8066.</i> Командний і машинний цикли. МП-система. Мікроконтролери.	Лекція	1, 3, 4, 5, 6,7, 9,12 Multi-architecture images in your registry <a href="https://www.lnulibrary.lviv.ua/to-users-2/paid">https://www.lnulibrary.lviv.ua/to-users-2/paid</a>	<b>Лабораторна робота № 11</b> Дослідження роботи оперативного запам' ятовуючого пристрою	13 тиж. семестру
14	<i>Інтерфейсні системи ЕВМ.</i> Параметри та характеристики. Типи інтерфейсів. Шини розширень. Локальні шини. Периферійні шини. Безпроводні інтерфейси. Універсальні послідовні шини. Послідовний інтерфейс SATA та SAS, PCI Expres. Безпроводні інтерфейси.	Лекція	1, 2, 3, 4, 5, 6, 9, 10 Introduction to Azure virtual machines - Training   Microsoft Learn <a href="https://www.lsl.lviv.ua/index.php/uk/elektro-nni-resursy1/">https://www.lsl.lviv.ua/index.php/uk/elektro-nni-resursy1/</a>	<b>Лабораторна робота № 12</b> Дослідження режимів роботи реєстрів, лічильників та ОЗП на базі лабораторного стенду	14 тиж. семестру
15	<i>Паралелізм як основа високопродуктивних обчислень.</i> Класифікація паралельних ОС. Рівні паралелізму: завдання, програми, команд. Профіль паралелізму програми. Прискорення, завантаження, якість. Закон Амдала та Густафсона.	Лекція	1, 2, 3, 4, 5, 6, 9, 10 Explore computers - Training   Microsoft Learn <a href="https://www.lsl.lviv.ua/index.php/uk/elektro-nni-resursy1/">https://www.lsl.lviv.ua/index.php/uk/elektro-nni-resursy1/</a>	Підсумкове заняття ЗМ 2	15 тиж. семестру
16	<i>Процесори для високопродуктивних ОС.</i> Багатоядерні процесори. Особливості графічних процесорів. Еволюція та основні тенденції розвитку мікропроцесорної техніки.	Лекція	1, 2, 3, 4, 10 ,11, 12 <a href="https://www.lsl.lviv.ua/index.php/uk/elektro-nni-resursy1/">https://www.lsl.lviv.ua/index.php/uk/elektro-nni-resursy1/</a> Multi-platform images   Docker Documentation	<i>Підсумкове заняття за курс, консультації, обговорення творчих робіт</i>	16 тиж. семестру