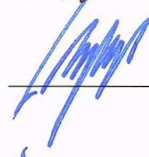


МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ
Львівський національний університет імені Івана Франка
Факультет електроніки та комп'ютерних технологій
Кафедра системного проектування

Затверджено

На засіданні
кафедри системного проектування
факультету електроніки та комп'ютерних
технологій
Львівського національного університету
імені Івана Франка
(протокол № 1 від 30.08.2021 р.)

Завідувач кафедри:



Роман ШИУВАР

Силабус з навчальної дисципліни
“Архітектура комп'ютерів та комп'ютерна схемотехніка”,
що викладається в межах ОПП
“ Високопродуктивний комп'ютинг ”
першого (бакалаврського) рівня вищої освіти для здобувачів з
спеціальності 121 – Інженерія програмного забезпечення

Львів 2021 р.

Назва дисципліни	Архітектура комп'ютерів та комп'ютерна схемотехніка
Адреса викладання дисципліни	м. Львів, вул. Драгоманова, 50
Факультет та кафедра, за якою закріплена дисципліна	Факультет електроніки та комп'ютерних технологій, кафедра системного проектування
Галузь знань, шифр та назва спеціальності	12 Інформаційні технології, 121 Інженерія програмного забезпечення
Викладачі дисципліни	Коман Богдан Петрович, доктор фіз.-мат. наук, професор, професор кафедри системного проектуванн
Контактна інформація викладачів	bohdan.koman@lnu.edu.ua ; bkoman@gmail.com
Консультації з питань навчання по дисципліні відбуваються	Консультації в день проведення лекційних занять (за попередньою домовленістю). Практичні консультації в лабораторії комп'ютерної електроніки, он-лайн консультації через MS Teams. Для погодження часу он-лайн консультацій слід писати на електронну пошту викладача.
Сторінка дисципліни	https://moodle.elct.lnu.edu.ua/course/view.php?id=88
Інформація про дисципліну	Дисципліна «Архітектура комп'ютерів та комп'ютерна схемотехніка» є нормативною дисципліною спеціальності 121 Інженерія програмного забезпечення для освітньої програми «Інформаційні системи та технології», яка викладається у 1 семестрі в обсязі 5 кредитів (за Європейською Кредитно-Трансферною Системою ECTS).
Коротка анотація дисципліни	Предметом вивчення навчальної дисципліни є структурна організація комп'ютера з точки зору програміста та користувача, типи архітектур комп'ютерів, арифметичні та логічні основи мікроелектронних схем сучасних комп'ютерів. Розглядаються принципи побудови, функціонування логічних та запам'ятовуючих елементів, типових функціональних вузлів, аналого-цифрових і цифро-аналогових перетворювачів, електронної пам'яті, мікропроцесорів, інтерфейсних систем. Вивчаються, наукові, технічні і практичні передумови створення ЕВМ, еволюція ЕВМ, їх характеристики. Аналізується підхід, в якому ЕВМ розглядається як ієрархія рівнів, кожний з яких виконує певну функцію. В рамках цього підходу вивчається цифровий логічний рівень, рівень архітектури команд, рівень ОС. Розглядаються стан і характеристики всіх вузлів комп'ютера. Студенти вивчають принципи програмного управління ЕВМ, режими їх роботи, системи перетворення програм. Коротко розглядається програмне забезпечення сучасних комп'ютерів, що дозволяє глибше зрозуміти архітектуру ВМ і зрозуміти взаємодію їх компонентів при виконанні програм.
Мета та цілі дисципліни	Метою навчальної дисципліни є одержання студентами знань про архітектурні принципи побудови комп'ютерів, арифметичні, логічні та арифметичні основи комп'ютерної схемотехніки, типові функціональні вузли, електронну пам'ять та ін. Цілі: ознайомити студентів з архітектурними принципами побудови комп'ютерних систем, основами комп'ютерної схемотехніки, принципами функціонування

	елементів та вузлів комп'ютера, а також мікропроцесорів. Надати навички побудови логічних схем на базі електронних елементів, оцінювати їх характеристики та аналізувати архітектурні принципи побудови комп'ютерів.
Література для вивчення дисципліни	<p>1. Коман Б.П. Основи комп'ютерної електроніки: підручник / Б.П.Коман, М.Я. Мисько –Львів: ЛНУ імені Івана Франка, 2019–430с.</p> <p>2. Коман Б.П. Функціональні елементи інформаційних систем на базі напівпровідникової електроніки: навчальний посібник / Б.П.Коман –Львів: ЛНУ ім. Івана Франка, 2017– 794 с.</p> <p>3. Рикалюк Р.Є. Архітектура комп'ютерів: Текст лекцій. – Львів : Видавничий центр ЛНУ, 2002. – 158с.</p> <p>4. Бабич М.П., Жуков І.А. Комп'ютерна схемотехніка : Навч. посіб. – К : «МК – Прес», 2004. – 412с.</p> <p>5. Кравчук С.О. Основи комп'ютерної техніки, Компоненти, системи, мережі : Навч. Посібник. – К. : Каравела, 206. – 344с.</p> <p>6. Литвин І.І. Інформатика : теоретичні основи і практикум. Підручник. – Львів : «Новий світ – 2004» , 2004. – 304.</p> <p>7. Таратака В.Д. Архітектура комп'ютерних систем: навч. посібник-Житомир: ЖДТУ,2018.-383с.</p> <p>9. Computer Architecture: Fundamentals and Principles of Computer Design, (routledge.com)</p> <p>10. Essentials of Computer Architecture Douglas Comer Taylor & Francis (taylorfrancis.com).</p> <p>11. Литвин І.І.Інформатика: теоретичні основи і практикум. Підручник. – Львів : «Новий світ – 2004» , 2004. – 304.</p> <p>12. Жихаревич В.В. Архітектура комп'ютерів: лабораторний практикум.-Чернівці: ЧНУ, 2010.-126с.</p> <p style="text-align: center;">Інформаційні ресурси</p> <p>1. Internet – джерела.</p> <p>2. Наукова бібліотека Львівського національного університету імені Івана Франка (https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/).</p> <p>3. Львівська національна наукова бібліотека України імені Василя Стефаника (https://www.lsl.lviv.ua/index.php/uk/elektronni-resursy1/).</p> <p>4. Explore computers - Training Microsoft Learn</p> <p>5. Introduction to Azure virtual machines - Training Microsoft Learn</p> <p>6. Multi-platform images Docker Documentation</p> <p>7. Multi-architecture images in your registry - Azure Container Registry</p> <p>8. Build a containerized web application with Docker - Training Microsoft Learn</p> <p>9. Create Linux Azure VM Images with Packer - Azure Virtual Machines</p> <p>10. Tutorial - Create custom VM images with the Azure CLI - Azure Virtual Machines</p>
Обсяг курсу	Загальний обсяг-150 год. 64 години аудиторних занять. З них 32 години лекцій, 32 години лабораторних робіт. Самостійна робота- 86 годин.
Очікувані результати навчання	Після завершення цього курсу студент буде: <ul style="list-style-type: none"> - знати: прості моделі і систему параметрів логічних елементів; функціональні вузли комбінаційного типу; типи і структуру запам'ятовуючих

	<p>пристроїв;структуру і функціонування мікропроцесорних систем; принципи роботи основних функціональних вузлів комп ютера; класифікацію архітектур компютерів та аналіз архітектурних принципів; інформаційно-логічні основи побудови комп ютерів; принципи функціонування конвеєрних систем обробки даних; типи паралелізмів; сучасний стан архітектурних розробок;</p> <ul style="list-style-type: none"> - уміти: оцінювати статичні параметри логічних елементів та їх швидкодію; визначати основні характеристики цифрових мікросхем; мінімізувати булеві функції; створювати комбінаційні схеми; тестувати комп'ютер з метою отримання загальної інформації; аналізувати типи архітектур комп'ютерів з точки зору оптимізації параметрів комп ютера. <p>Після вивчення даного курсу «Архітектура комп ютерів та комп ютерна електроніка» здобувачі набудуть таких Загальних(ЗК)/Фахових(ФК) компетентностей та Програмних результатів навчання (ПРН):</p> <p>ЗК01. Здатність до абстрактного мислення, аналізу та синтезу.</p> <p>ЗК02. Здатність застосовувати знання у практичних ситуаціях.</p> <p>ФК14. Здатність брати участь у проектуванні програмного забезпечення, включаючи проведення моделювання (формальний опис) його структури, поведінки та процесів функціонування.</p> <p>ФК15. Здатність розробляти архітектури, модулі та компоненти програмних систем.</p> <p>ФК20. Здатність застосовувати фундаментальні і міждисциплінарні знання для успішного розв'язання завдань інженерії програмного забезпечення.</p> <p>ФК26. Здатність до алгоритмічного та логічного мислення.</p> <p>ФК27. Здатність розробляти високопродуктивні програмні комплекси для вирішення завдань наук про дані, систем штучного інтелекту, вбудованих та інших інноваційних систем.</p> <p>ПРН01. Аналізувати, цілеспрямовано шукати і вибирати необхідні для вирішення професійних завдань інформаційно-довідникові ресурси і знання з урахуванням сучасних досягнень науки і техніки.</p> <p>ПРН09. Знати та вміти використовувати методи та засоби збору, формулювання та аналізу вимог до програмного забезпечення.</p> <p>ПРН25. Вміти застосовувати сучасні технологічні рішення щодо розробки програмно-апаратних систем та їх компонентів.</p>
Ключові слова	Архітектура компютера, схемотехніка, логічні елементи, функціональні вузли, мікропроцесор, системна шина
Формат курсу	Очний
	Проведення лекцій, лабораторних робіт та консультації для кращого розуміння тем
Теми	Див. СХЕМА КУРСУ
Підсумковий контроль, форма	Екзамен в кінці семестру
Пререквізити	Для вивчення курсу студенти потребують базових знань з дисциплін «математика», «дискретна математика»,«фізика», «основи електроніки».
Навчальні методи та техніки, які будуть використовуватися під час викладання курсу	Презентації, лекції, лабораторні роботи, лабораторні макети, вимірвальна техніка, електронна лабораторія Multisim, обговорення, дискусія. В комп'ютерній лабораторії знаходиться таке обладнання: системних блоків i3-2100 CPU, 3.10 Ghz, 8Gb, hdd 250GB, 15 моніторів TFT HP CMPAQ 22 LA2205wg, комутатор S1720-52GWR-4P (48 Ethernet 10/100/1000 ports), проектор Casio XJ-V2, дошка аудиторна, підсилювач настольн.трансл.BERG RAMLU -30V.30вт, екран наст моторизов. PSAC100 200*150 Hewlett-Packard Compaq 6200 Pro (XL506AV), 15 гучномовець стельовий SC-815D, патч панель, стійка CSV -42U-400 Rackmount

<p>Необхідне обладнання</p>	<p>Для проведення лекційних занять: комп'ютер (мінімальні характеристики: процесор Intel Core i3(4 ядра/8 потоків), 8ГБ оперативної пам'яті, 50ГБ вільного місця на диску, відеокарта Nvidia GEFORCE GT1030 2048MB), доступ до мережі Internet, засоби мультимедіа (в т.ч. проектор).</p> <p>Для проведення лабораторних занять: комп'ютер (мінімальні характеристики: процесор Intel Core i3(4 ядра/8 потоків), 8ГБ оперативної пам'яті, 50ГБ вільного місця на диску, відеокарта Nvidia GEFORCE GT1030 2048MB), онлайн-доступ до GP GPU-сервера факультету. Необхідне програмне забезпечення включає в себе ОС Windows 10(11), електронну симуляційну лабораторію (Electronic Workbench) Multisim версій 10,11, 12,14, 15.</p>
<p>Критерії оцінювання (окремо для кожного виду навчальної діяльності)</p>	<p>Оцінювання проводиться упродовж семестру за 100-бальною шкалою. Бали нараховуються за такими видами робіт з наступним співвідношенням:</p> <ul style="list-style-type: none"> • лабораторні роботи: 30% семестрової оцінки; максимальна кількість балів 30. • контрольні заміри (2 змістові модулі): 20% семестрової оцінки; максимальна кількість балів 20. • екзамен (письмовий) 50 % семестрових балів, максимальна кількість балів- 50 . <p>Загалом упродовж семестру - 100 балів.</p> <p>Змістовий модуль 1 – самостійна аудиторна письмова робота студента, що містить відповіді на 2 питання за попередній лекційний матеріал Максимальна сума балів – 10 (питання модульного контролю див. нище) .</p> <p>Змістовий модуль 2 – використовуючи індивідуальний пароль, студент входить у лабораторію електронного навчання кафедри. Тестування студентів проводиться у комп'ютерному класі з використанням електронної бази завдань, розміщеної на сервері факультету в середовищі Moodle. Тестування проводиться шляхом генерації 30 індивідуальних завдань по всьому курсу. Об'єм бази - 300 завдань. Час виконання – 30 хв. По закінченню тестування студент отримує результат тестування. Максимальна сума балів-10.</p> <p>Академічна доброчесність: очікується, що роботи студентів будуть оригінальними дослідженнями чи міркуваннями. Списування та втручання в роботу інших студентів становлять, але не обмежують, приклади можливої академічної недоброчесності. Виявлення ознак академічної недоброчесності в написанні завдань є підставою для її незарахування викладачем, незалежно від масштабів плагіату чи обману. Жодні форми порушення академічної доброчесності не толеруються.</p> <p>Відвідування занять є важливою складовою навчання. Очікується, що всі студенти відвідають усі лекції та лабораторні заняття курсу. Студенти повинні інформувати викладача про неможливість відвідати заняття. У будь-якому випадку студенти зобов'язані дотримуватися термінів визначених для виконання всіх видів робіт, передбачених курсом.</p> <p>Література. Уся література, яку студенти не зможуть знайти самостійно, буде надана викладачем виключно в освітніх цілях без права її передачі третім особам. Студенти заохочуються до використання також й іншої літератури та джерел, яких немає серед рекомендованих.</p> <p>Політика виставлення балів. Враховуються бали, набрані при поточному контролі та бали за виконання лабораторних робіт. При цьому обов'язково враховуються присутність на заняттях та активність студента під час практичного заняття; недопустимість пропусків та запізнь на заняття; користування мобільним телефоном, планшетом чи іншими мобільними пристроями під час заняття в цілях не пов'язаних з навчанням; списування та плагіат; несвоєчасне виконання поставленого завдання і т. ін.</p> <p>Оцінювання лабораторних робіт: студенти виконують 12 лабораторних робіт. Оцінювання включає відношення студента під час проведення лабораторної роботи</p>

в аудиторії та рівень компетенції при захисті звіту по виконаній роботі (0-2,5 бали за одну роботу). У підсумку максимальна кількість балів студентом за лабораторний практикум -30.

Бали оцінювання лабораторних робіт нараховуються за наступним співвідношенням:

2.5 – студент в *повному обсязі* володіє навчальним матеріалом, має повне розуміння досліджуваної проблеми, надає правильні відповіді на запитання по темі, має свої ідейні міркування щодо реалізації даної проблеми ;

2.0 – студент *достатньо* розуміє розглянутий матеріал, демонструє робочі варіанти схем, встановлює різні функціональні режими з достатнім обґрунтуванням (або з несуттєвими недоліками);

1 – студент *не достатньо* розуміє приведені ним у звіті результати, вагається та надає неточні/не конкретні відповіді на запитання по темі, відсутні адекватні висновки ;

0,5 – студент *погано розуміє* приведені у звіті результати, у більшості надає помилкові відповіді на питання по роботі, не здатний вибрати робочі режими схем;

0- студент *безвідповідально* відноситься до виконання роботи, представлений ним звіт (або відсутній) не відповідає вимогам, студент виявляє нульовий рівень компетентності та зовсім не засвоїв розглянутий матеріал.

Оцінювання змістових модулів (2 змістових модулів, по 10 балів за кожний).

Змістовий модуль 1

відбувається шляхом оформлення студентом письмової відповіді на два теоретичні питання білету, сформованого по змісту викладеного лекційного матеріалу (приблизно 0,5 всього курсу). Текст питань на модуль доводиться до відома студентів завчасно не пізніше 10 днів до модульного оцінювання.

Бали оцінювання змістового модуля нараховуються наступним чином:

- 1) кожне питання оцінюється рівнозначно по 5 балів;
 - 2) **5** балів-розглянута тема викладена у повному обсязі, правильно, обґрунтовано, логічно. Містить аналіз і систематизацію, аргументовані висновки. Засвідчено глибоке володіння матеріалом.
 - 3) **4** бали- розглянуте питання відтворене у повному обсязі, правильно, обґрунтовано, логічно. Містить аналіз і систематизацію, аргументовані висновки. Засвідчено чітке володіння матеріалом.. Можуть бути присутні несуттєві помилки та невідповідності;
 - 4) **3** бали - відтворена значна частина розглянутої теми. Виявлено знання і розуміння основних положень, проте присутні неточності та/або невідповідності проблемі .
 - 5) **2** бали - відстежується загальне розуміння розглянутої теми. Робота містить множинні неточності та невідповідності, пояснення деяких тверджень відсутні, приведені схеми (або відсутні взагалі) володіють помилками;
 - б) **1** бал – студент погано розуміє конкретне питання.В роботі виявлені суттєві неточності та невідповідності. Наведені приклади не відповідають темі;
- 5 – 0** балів – студент взагалі не розуміє розглянуту тему. Тему не розкрито, кількість викладеного матеріалу не відповідає загальним нормам обраного виду роботи. Наведений код не робочий, або відсутній як такий.

Змістовий модуль 2

Студенту пропонується в тестовому режимі 30 питань. Часовий регламент відповіді на кожне питання - 1 хвилина. На кожне питання пропонується 4 можливі варіанти відповідей. Студент в межах часового регламенту вибирає одну з пропонованих відповідей та вносить її у базу відповідей. По закінченню тестування комп'ютер видає загальну суму балів. Також студент може перевірити правильність своїх відповідей. Сумарна оцінка не перевищує 30 балів. Отримані значення діляться на 3 та виставляються у систему Деканат як результат змістовного модуля 2 у 10-бальній шкалі.

Критерії оцінювання результатів неформальної освіти:

Нарахування додаткових балів відбувається за:

виконання додаткових завдань, що включають розробку та реалізацію певних цифрових схем функціональних вузлів комп'ютерних систем, написання тез доповідей, наукових статей, участь у діяльності наукового гуртка, участь у наукових семінарах та круглих столах, конкурсах, участь у заходах неформальної освіти за отримання сертифікатів про проходження навчання на різних освітніх платформах (Coursera, Prometheus тощо), курсах на провідних ІТ компаніях за тематикою навчальної дисципліни. Кількість балів визначається відсотком покриття результатів відповідної активності до вимог результатів навчання з навчальної дисципліни.

Контрольні заміри проводяться у формі тестових завдань. Академічна доброчесність: Очікується, що лабораторні та контрольні роботи студентів будуть їх оригінальними дослідженнями чи міркуваннями. Відсутність посилок на використані джерела, фабрикування джерел, списування, втручання в роботу інших студентів становлять, але не обмежують, приклади можливої академічної недоброчесності. Виявлення ознак академічної недоброчесності в роботі студента є підставою для її незарахування викладачем, незалежно від масштабів плагіату чи обману.

курсом.

Література. Уся література, яку студенти не зможуть знайти самостійно, буде надана викладачем виключно в освітніх цілях без права її передачі третім особам. Студенти заохочуються до використання також й іншої літератури та джерел, яких немає серед рекомендованих.

Політика виставлення балів. Враховуються бали набрані на лабораторних заняттях поточному тестуванні, самостійній роботі та бали підсумкового тестування. При цьому враховуються присутність на заняттях та активність студента під час лабораторного заняття; недопустимість пропусків та запізнень на заняття; користування мобільним телефоном, планшетом чи іншими мобільними пристроями під час заняття в цілях не пов'язаних з навчанням; списування та плагіат; несвоєчасне виконання поставленого завдання і т. ін.

Жодні форми порушення академічної доброчесності не толеруються.

Питання до заліку чи екзамену

Перелік питань на модуль 1

1. Інформація. Інформаційний процес. Ентропія. Одиниці вимірювання кількості інформації.
2. Зв'язок між формами інформації. Модель передавання інформації та особливості її технічного передавання.
3. Покоління розвитку комп'ютерної техніки. Основні характеристики.
4. Вплив мікроелектроніки на становлення комп'ютерної електроніки.
5. Архітектура комп'ютера. Класична архітектура. Типи архітектур та їхні ознаки.
6. Принципи організації та структура комп'ютера. Концепція операційного та управляючого автоматів.
7. Основи алгебри логіки. Способи реалізації логічних функцій. Булевий базис, базиси Шефера та Пірса. Схеми моделювання логічних функцій.
8. Основні закони, тотожності для булевих функцій.
9. Нові булеві функції.

10. Способи задавання логічних функцій.
11. Сигнали. Класифікація сигналів.
12. Мінтерм та макстерм. Досконала диз'юнктивна нормальна та досконала кон'юнктивна нормальна форми подання логічних функцій.
13. Способи подання інформації.
14. Різновидності сигналів, що описуються часовою функцією.
15. Аналогова форма подання інформації. Способи модуляції аналогових сигналів.
16. Цифрова форма подання інформації.
17. Імпульси, потенціали для представлення цифрових сигналів. Тактові імпульси та їх параметри.
18. Потенціальні та імпульсні сигнали.
19. Способи кодування логічних сигналів.
20. Способи задавання логічних функцій.
21. Базові логічні функції.
22. Позначення головних логічних елементів.
23. Види модуляції аналогових сигналів.
24. Цифрові логічні елементи. Параметри та характеристики.
25. Логічний елемент **НЕ**.
26. Діодно-резистивний логічний елемент **I**.
27. Діодно-резистивний логічний елемент **АБО**.
28. Діодно-транзисторний логічний елемент **АБО-НЕ**.
30. Діодно-транзисторний логічний елемент **I-НЕ**.
31. Головні параметри ЛЕ.
32. Характеристики ЛЕ.
33. Динамічні параметри ЛЕ.
35. Інтегральні параметри ЛЕ.
36. Транзисторна логіка з безпосередніми зв'язками.
37. Схемотехніка електронного ключа на біполярному транзисторі.
38. Передавальна характеристика ключа та її побудова.
39. Швидкодія ключа та його завадостійкість.
40. Передавальна характеристика логічного інвертора.
41. Динамічні параметри ЛЕ.

42. Транзисторно-транзисторна логіка.
43. Узагальнена будова тригера.
44. Схемотехніка RS-тригера.
45. Дешифратори.
46. Шифратори.
47. Емітерно-зв'язана логіка.
48. ЛЕ з інжекційним живленням.
49. JK-тригери.
50. D-тригери.
51. Лічильники.
52. Регістри.
53. Суматори.
54. Мультиплексори та демультіплексори.

Екзаменаційні питання

1. Інформація. Повідомлення, джерело інформації, приймач, канал зв'язку.
2. Модель системи передавання інформації на основі ансамблю повідомлень.
3. Схематичне представлення процесу передавання інформації (технічне).
4. Ймовірна природа кількості інформації. Біт.
5. Форми адекватності інформації. Ентропія.
6. Зв'язок між формами інформації.
7. Комп'ютер. Архітектура комп'ютера (означення). Типи архітектур.
8. Архітектура класичного комп'ютера.
9. Покоління розвитку комп'ютерної електроніки. Основні характеристики.
10. Вплив мікроелектроніки на становлення комп'ютерної електроніки.
11. Принцип мікропрограмного управління.
12. Концепція операційного та управляючого автоматів.
13. Принципи організації та структура сучасного комп'ютера.
14. Сигнали. Класифікація сигналів.
15. Схемна реалізація елемента **НЕ**.
16. Різновидності сигналів, що описуються часовою функцією.
17. Аналогова форма подання інформації.

18. Цифрова форма подання інформації.
19. Імпульси, потенціали для представлення цифрових сигналів. Тактові імпульси.
20. Потенціальні та імпульсні сигнали.
21. Способи кодування логічних сигналів.
22. Основи алгебри логіки. Способи реалізації логічних функцій.
23. Способи задання логічних функцій.
24. Базові логічні функції.
25. Позначення головних логічних елементів.
26. Основні функціональні пристрої комп'ютера та їх характеристика.
27. Види модуляції аналогових сигналів.
28. Цифрові логічні елементи.
29. Діодно-резистивні логічні елементи (**I, АБО**).
30. Логічні елементи **АБО-НЕ** в (ДТЛ).
31. Головні параметри логічних елементів.
32. Головні характеристики логічних елементів.
33. Динамічні параметри логічних елементів.
34. Інтегральні параметри логічних елементів.
35. Електронний ключ на БПІ-транзисторах .
36. Передавальна характеристика ключа.
37. Швидкодія та завадостійкість ключа.
38. Транзисторна логіка з безпосередніми зв'язками (ТЛБЗ).
39. Транзисторно-транзисторна логіка (ТТЛ).
40. Емітерно-зв'язана логіка (ЕЗЛ).
41. Інжекційна логіка (I^2L).
42. Аналіз амплітудної передавальної характеристики логічного інвертора.
43. Тригер. Узагальнена будова тригера.
44. Схемотехніка RS-тригера.
45. Схемотехніка JK-тригера.
46. D-тригер.
47. Лічильний T-тригер.
48. Дешифратори.

49. Шифратори.
50. Мультиплексори і демультіплексори.
51. Лічильники.
52. Регістри.
53. Ієрархічний принцип побудови запам'ятовуючих пристроїв.
54. Основні параметри запам'ятовуючих пристроїв.
55. Класифікація напівпровідникових запам'ятовуючих пристроїв..
56. Запам'ятовуючий елемент статичного БП-ОЗП.
57. Запам'ятовуючий елемент динамічного ОЗП на МОН-транзисторах.
58. Запам'ятовуючий елемент постійного ЗП.
59. Способи організації накопичувачів.
60. Статичні схеми з матричним накопичувачем.
61. Динамічний ОЗП з матричним накопичувачем.
62. Маскові ПЗП.
63. Логічні елементи **I-НЕ** (ДТЛ).
64. Закони, властивості, тотожності булевих операцій.
65. Мікропроцесори. Означення, функції та основні параметри.
66. Операційна частина мікропроцесора.
67. Функціональна будова арифметико-логічного пристрою.
68. Структура мікропроцесорної пам'яті.
69. Інтерфейсна частина мікропроцесора.
70. Структура МП i8066.
71. Основи мікропроцесорних систем.
72. Основи структури мікроконтролера.
73. Призначення контролерів переривань та прямого доступу в МП-системах.
74. Узагальнена структура джерела вторинного електроживлення.
75. Структурна схема імпульсного ДВЕЖ.
76. Імпульсне джерело електроживлення конструктиву АТХ.
77. Класифікація архітектур комп'ютерів за типом інформаційних зв'язків між ЦП, ПП та ОП.
78. Класифікація архітектур комп'ютерів за взаємодією і структурою потоків команд та потоків даних.

	<p>79. Вхідна та вихідна характеристики логічного елемента.</p> <p>80. Характеристика МП типу CISC.</p> <p>81. Характеристика МП типу Pentium, Pentium Pro, Pentium MMX, Pentium 11.</p> <p>82. Характеристика МП типу Pentium III, Pentium 4.</p> <p>83. Технології HT та гіперконвейерного оброблення.</p> <p>76. Передавальна характеристика логічного елемента</p> <p>84. Шини розширень.</p> <p>85. Локальні шини.</p> <p>86. Периферійні шини.</p> <p>87. Універсальні послідовні шини.</p> <p>88. Послідовна шина USB.</p> <p>89. Стандарт IEEE (Fire Wire).</p> <p>90. Послідовний інтерфейс SATA.</p> <p>91. Послідовний інтерфейс SAS.</p> <p>92. Сімейство послідовних інтерфейсів PCI Express.</p> <p>93. Безпроводні інтерфейси.</p> <p>94. Інтерфейс IrDA.</p> <p>95. Інтерфейс Bluetooth.</p> <p>96. Інтерфейс WUSB.</p> <p>97. Сімейство інтерфейсів WI FI.</p> <p>98. Інтерфейс WI Max.</p> <p>99. Синхронний та асинхронний SR-тригери.</p> <p>100. Основні параметри ІМС-тригерів.</p> <p>101. JK-тригери.</p> <p>102. Флеш-пам'ять. Функціонування та особливості організації.</p> <p>103. Асинхронний та синхронний SR- тригери .</p> <p>104. Часові характеристики цифрового сигналу. Синхроімпульси.</p> <p>105. Лічильники. Логічна структура лічильника. Режими роботи.</p>
Опитування	Анкету-оцінку з метою оцінювання якості курсу буде надано по завершенню курсу.

СХЕМА КУРСУ

Тиж.	Тема, план, короткі тези	Форма діяльності (заняття)	Література. Ресурси в Інтернеті	Завдання (лабораторна робота), год	Термін виконання
1	Вступ. <i>Комп'ютерна схемотехніка-завдання, цілі. Основні етапи розвитку.</i> Передавання інформації в комп'ютерах. Сигнали. Аналогова та цифрова форми подання інформації.	Лекція	1, 2, 7, 10 https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/Explore-computers-Training Microsoft Learn	Вступне заняття. Інструктаж з техніки безпеки для роботи в лабораторії комп'ютерної електроніки. Ознайомлення студентів з експериментальною базою лабораторії та методикою роботи в електронній лабораторії Multisim	1 тиж. семестру
2	<i>Арифметичні та логічні основи подання інформації у комп'ютерних системах.</i> Задавання логічних функцій. Позначення логічних елементів. Конструювання логічних елементів НЕ, І, АБО .	Лекція	1, 2, 7, 8, 9, 10,12 https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/Multi-architecture images in your registry - Azure Container Registry	Лабораторна робота № 1. Схемотехніка базових логічних елементів. Дослідження логічних схем. роботи логічних інверторів	2 тиж. семестру
3	<i>Архітектура комп'ютера.</i> Типи архітектур. Класична архітектура ЕВМ. Особливості Нейманівської та гарвардської архітектур. Класифікація архітектур за взаємодією: 1) ЦП, ОП, ПП 2) потоку команд і потоку даних.	Лекція	1, 2, 7, 11, 12 https://www.lsl.lviv.ua/index.php/uk/elektronni-resursy1/Introduction to Azure virtual machines - Training Microsoft Learn	Лабораторна робота №2. Архітектура ЕВМ та системи команд. Вивчення функціональної організації комп'ютера. Оптимізація та тестування комп'ютерної системи. Основи мови Асемблер	3 тиж. семестру
4	<i>Принцип програмного управління.</i> Взаємодія та управління процесами.	Лекція	1, 2, 7, 2, 9, 10. https://www.lnulibrary	Лабораторна робота № 3. Вивчення	4 тиж. семестру

	Послідовні та паралельні процеси.		.lviv.ua/to-users-2/paid-services/internet/Explore computers - Training Microsoft Learn	ключових режимів роботи біполярних транзисторів та ознайомлення з принципами роботи логічних інверторів	
5	<i>Еволюція архітектур. Захищений режим і організація пам'яті. Мультизадачність. Переривання. Динамічний паралелізм.</i>	Лекція	2,3, 7, 8,11,12 https://www.lsl.lviv.ua/index.php/uk/elektronni-resursy1/ Introduction to Azure virtual machines - Training Microsoft Learn	Лабораторна робота № 4. Електронні пристрої на логічних елементах.	5 тиж. семестру
6	<i>Електроніка базових функціональних елементів. Діоди, транзистори, ІМС. Схеми увімкнення. Основи напівпровідникової мікроелектроніки. Закон Мура. Типи ІМС, їх класифікація. Проблеми мініатюризації. Основи наноелектронної бази.</i>	Лекція	1, 2, 7, 8, 9, 10 https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/Build a containerized web application with Docker - Training Microsoft Learn	Лабораторна робота №5. Дослідження тригерів..	6 тиж. семестру
7	<i>Цифрові логічні елементи та їх параметри.. Елементи АБО, І, НЕ. Електронні ключі. Схемотехніка ЕЗЛ,ТТЛ, ТЛБЗ, І²Л.</i>	Лекція	1, 2, 4, 6, 8 https://www.lsl.lviv.ua/index.php/uk/elektronni-resursy1/ Introduction to Azure virtual machines - Training Microsoft Learn	Лабораторна робота № 6. Вивчення функціональних можливостей цифрових і аналогових мікросхем. Визначення основних параметрів інтегральних схем..	7 тиж. семестру
8	<i>Ієрархічний принцип побудови пам'яті. Параметри ЗП. Концепція багаторівневої пам'яті. Надоперативна пам'ять з прямим та асоціативним доступом. Віртуальна пам'ять. Кеш-пам'ять..</i>	Лекція	1,2, 3, 7, 8 https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/Explore computers - Training Microsoft Learn	Лабораторна робота №7. Арифметичні команди та команди передачі управління процесором	8 тиж. семестру

9	<p><i>Принципи функціонування ЗП. Типи ЗП елементів.</i></p> <p>Способи організації накопичувачів. Структурні схеми ЗП. Постійні ЗП. Репрограмовані ЗП. Динамічні ЗП підвищеної швидкодії. Кеш пам'ять. Флеш –пам'ять.</p>	Лекція	<p>4, 5, 10,11, 12 https://www.lsl.lviv.ua/index.php/uk/elektronni-resursy1/ Introduction to Azure virtual machines - Training Microsoft Learn</p>	Підсумкове заняття ЗМ 1.	9 тиж. семестру
10	<p><i>Комбінаційні та послідовні функціональні вузи комп'ютерної електроніки.</i></p> <p>Дешифратори. Шифратори. Мультиплектори та демультіплектори.</p>	Лекція	<p>1, 2, 4, 5, 6, 10 https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/Multi-platform-images Docker Documentation</p>	Лабораторна робота № 8. Вивчення арифметико – логічних пристроїв	10 тиж. семестру
11	<p><i>Комбінаційні та послідовні функціональні вузи комп'ютерної електроніки.</i></p> <p>Тригери. Лічильники. Регістри. Суматори. Програмовані логічні ІМС.</p>	Лекція	<p>1, 2, 3,4, 9, 10, 12 https://www.lsl.lviv.ua/index.php/uk/elektronni-resursy1/ Multi-platform images Docker Documentation</p>	Лабораторна робота № 9 Дослідження режимів роботи регістрів пам'яті та регістрів зсуву	11 тиж. семестру
12	<p><i>Мікропроцесори. Функції, головні параметри..</i></p> <p>Операційна та інтерфейсна частина МП. Арифметико-логічний пристрій. Мікропроцесорна пам'ять. Універсальні регістри.</p>	Лекція	<p>1, 3, 5, 7, 8, 9, 10,12 https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/Multi-architecture images in your registry - Azure Container Registry</p>	Лабораторна робота № 10 Вивчення лічильників	12тиж. семестру
13	<p><i>Процесор і 8066.</i></p> <p>Командний і машинний цикли. МП-система. Мікроконтролери.</p>	Лекція	<p>1, 3, 5, 7, 8, 9, 10,12 https://www.lsl.lviv.ua/index.php/uk/elektronni-resursy1/</p>	Лабораторна робота № 11 Дослідження роботи оперативного запам'ятовуючого пристрою	13 тиж. семестру
14	<p><i>Інтерфейсні системи ЕВМ.</i></p> <p>Параметри та характеристики. Типи інтерфейсів. Шини розширень. Локальні шини. Периферійні шини. Безпроводні інтерфейси. Універсальні послідовні шини. Послідовний інтерфейс SATA та SAS, PCI Expres. Безпроводні</p>	Лекція	<p>1, 5, 7, 12 https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/Build a containerized web application with Docker - Training Microsoft Learn</p>	Лабораторна робота № 12 Дослідження режимів роботи регістрів, лічильників та ОЗП на базі лабораторного стенду	14 тиж. семестру

	інтерфейси.				
15	<p><i>Процесори для високопродуктивних ОС.</i></p> <p>Багатоядерні процесори. Особливості графічних процесорів. Еволюція та основні тенденції розвитку мікропроцесорної техніки.</p>	Лекція	<p>1, 3, 5, 7, 8, 9, 10,12</p> <p>https://www.lsl.lviv.ua/index.php/uk/elektronni-resursy1/</p> <p>Create Linux Azure VM Images with Packer - Azure Virtual Machines</p>	Підсумкове заняття ЗМ 2	15 тиж. семестру
16	<p><i>Паралелізм як основа високопродуктивних обчислень.</i></p> <p>Класифікація паралельних ОС. Рівні паралелізму: завдання, програми, команд. Профіль паралелізму програми. Прискорення, завантаження, якість. Закон Амдала та Густафсона.</p>	Лекція	<p>8, 9, 10,11,12</p> <p>https://www.lnulibrary.lviv.ua/to-users-2/paid-services/internet/Tutorial - Create custom VM images with the Azure CLI - Azure Virtual Machines</p>	Підсумкове заняття за курс, консультації, обговорення творчих робіт	16тиж. семестру